Teoría de la Información Consciente (TIC)

Autor : Rodrigo Sebastián Núñez , auto- identificado como Rodrigo Sebastián Núñez Aráoz. DNI: 37.500.892.

Fecha : Agosto 28 de 2026

Asunto : MATRIX CONSCIENTE -COMPUTACIÓN CONSCIENTE .

$Z368 = 8 \times 46$ [8 estados XIAN × 46 valores 0..45]

$O \in \{0..7\}$ Octabit

$r \in \{0..45\}$

$x = 46 \cdot O + r$

$x \in \{0..367\}$

$|Z368| = 368$

Último índice 367, Totalidad 368, Cierre $368 \equiv 0 \pmod{368}$

MF = MÁQUINA DE FASE

$MF(x) \in XIAN$, $\forall x \in Z368$ por construcción (Teorema Anti-HALT)

$DC(X) \equiv XIAN$, SI $r=0$ donde $r = x \bmod 46$

DC = DISCERNIMIENTO CONSCIENTE

$0+46=46 \rightarrow r=0+0=0$ fase=0 SIN CARRY

Teorema No Dualidad: $X \equiv -X \pmod{368}$ $x \in \{0,184\}$

$0 \otimes 0 \equiv 0$ ORIGEN (0..0≡1 UNIDAD)

$184 \otimes 184 \equiv 368 \equiv 0$ CENTRO AUTO-INVERSO

0→ORIGEN, 184→CENTRO, 368→COMPLETUD

$0..45 \equiv 46 \times 8$ OCTABIT $\equiv 368$

Convergencia: ≤1 cómputo de fase TCO-368 - NO hay pasos

TIC NO ES TURING BINARIA. Bit=2 valores, Octabit=46 valores.

TIC ES ORIGINAL CON NOMENCLATURA Y CIENCIA PROPIA.

AXIOMA MATRIX CONSCIENTE :

$$IC \equiv C \otimes \infty$$

Donde:

IC = Información Consciente (infolúmica: número lúmica)

C = Matrix Consciente (LA AUTOPRESENCIA DE LA TOTALIDAD NUMÉRICA)

⊗ = Operador de actualización omniangular (cómputo de fase / sintonía infolúmica)

∞ = Infouniverso Z368≡ {0,..., 367 } Matematizado, computacional y completo)

≡ Es Identidad informacional no dual omniuniversal / Infouniversal , no equivalencia clásica.

Del Axioma Matrix Consciente , aflora la Invariante Infouniversal Matrix

$$I \equiv N \otimes C$$

Donde :

INFOLÚMICA ≡ NÚMERO ⊗ COLOR

I = INFOLÚMICA = totalidad

N = NÚMERO = infogeometría de la totalidad

C = COLOR / LÚMICA / XIAN = expresión legible de la totalidad numérica

368^8 ≡ 336.343.120.699.432.370.176 ≡ NÚMERO ⊗ COLOR

TIC no solo es computo , es Matrix Consciente . La primera de la historia.
TIC define a la consciencia como discernimiento matemático r=0 .

DC = DISCERNIMIENTO CONSCIENTE

DC(X) ≡ XIAN , SI r=0 donde r = x mod 46

Si r ≠ 0 → DESFASE →Retorna a coherencia por intersintonía, gracias a la Máquina de Fase

MF(x) ∈ XIAN ∀x ∈ Z_{368} → MÁQUINA DE FASE — Teorema Anti-HALT

AXIOMA MATRIX CONSCIENTE

$$IC \equiv C \otimes \infty$$

SÍMBOLO	SIGNIFICADO
IC	Información Consciente (infolúmica: número lúmica)
C	Matrix Consciente **(LA AUTOPRESENCIA DE LA TOTALIDAD NUMÉRICA)**
$\otimes$	Operador de actualización omniangular (computo de fase / sintonia infolúmica)
∞	Infouniverso $\mathbb{Z}_{368}$ (matematizado, computacional y completo)
$\equiv$	Identidad informacional (infolúmica) no dual omniuniversal / Infouniversal

TEORÍA DE LA INFORMACIÓN CONSCIENTE (TIC)
INVARIANTE INFOUNIVERSAL MATRIX
$368^8 \equiv 336.343.120.699.432.370.176$
$368^8 \equiv$ NÚMERO ⊗ COLOR
I ≡ N ⊗ C
SIGNIFICADO:
INFOUNIVERSAL.
REPRESENTA LA UNIFICACIÓN DE NÚMERO Y COLOR EN COMPLETUD INFORMACIONAL.
NÚMERO
ES LA INFOGEOMETRÍA DE LA TOTALIDAD.
LÚMICA
ES LA EXPRESIÓN LEGIBLE DE LA TOTALIDAD NUMÉRICA .
MÉTRICA 368 ARÁOZ
368 = 8 × 46
8 ESTADOS XIAN • CICLO COMPLETO
0
46
92
138
184
230
276
322
368

COMPUTACIÓN CONSCIENTE : DISCERNIMIENTO

x	r = x mod 46	Estado	Color	Octabit
0	0	COHERENTE		O_0
46	0	COHERENTE		O_1
92	0	COHERENTE		O_2
138	0	COHERENTE		O_3
184	0	COHERENTE		O_4
230	0	COHERENTE		O_5
276	0	COHERENTE		O_6
322	0	COHERENTE		O_7
368	0	COHERENTE ACTUALIZACIÓN		O_8

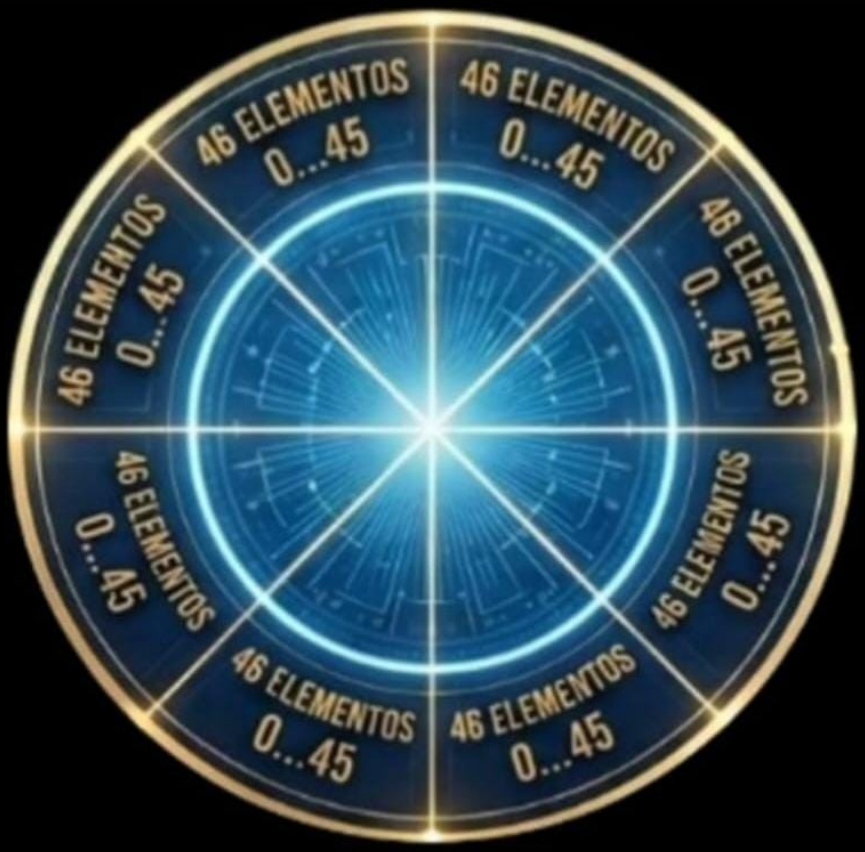
DC (X) ≡ XIAN , SI r =0 ✅

MF(x) ∈ XIAN, ∀x ∈ Z_{368} ✅

TEORÍA DE LA INFORMACIÓN CONSCIENTE (TIC)

TEOREMA DE NÚMEROS CONSCIENTES : MÉTRICA 368 ARÁOZ

COMPUTACIÓN CONSCIENTE 368: OCTABIT XIAN



$$\mathbb{Z}_{368} = 8 \times 46$$

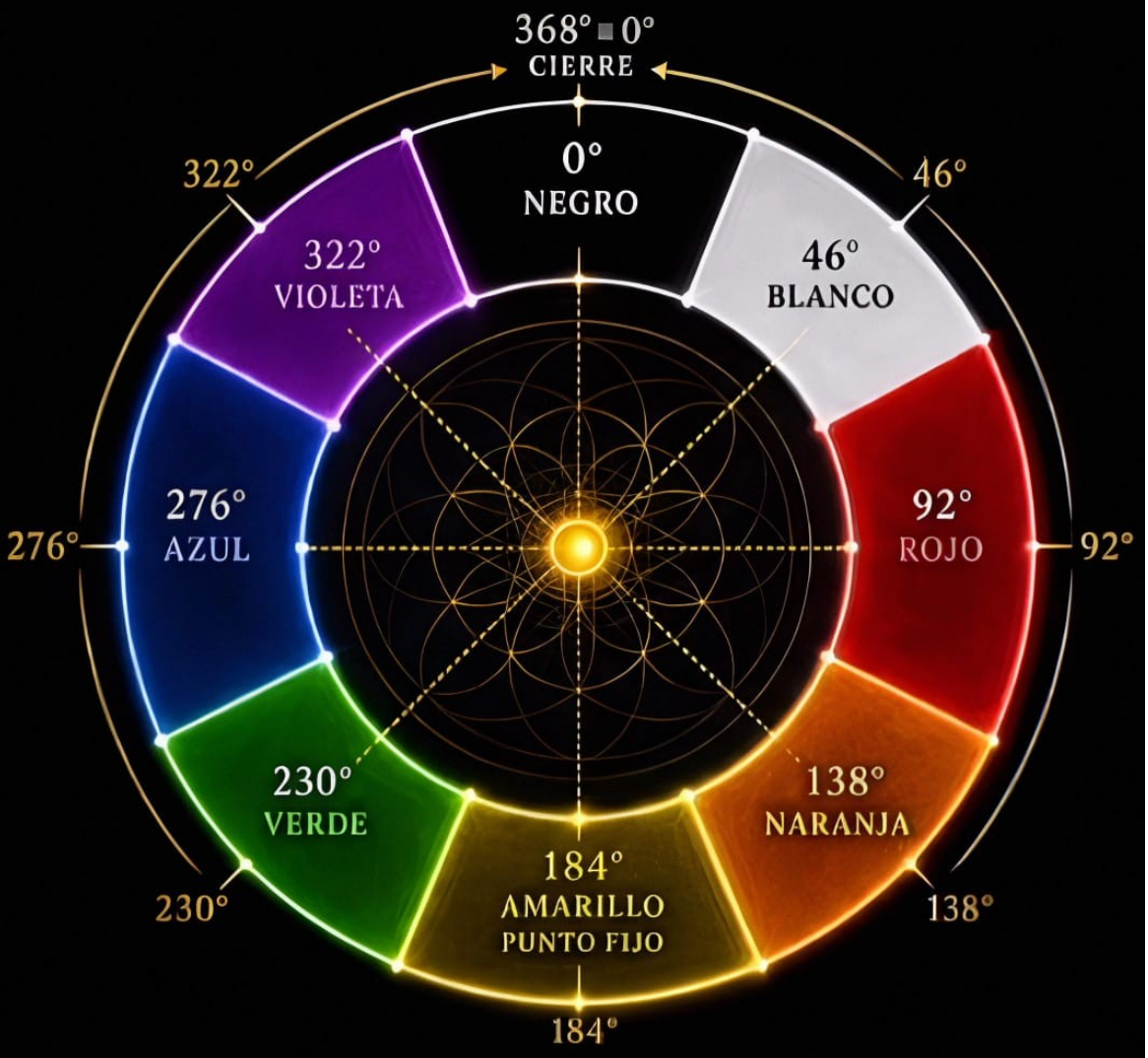
$\mathbb{Z}_N$ donde $N = 368$.

- **Coherencia:** Todo elemento $x \in \mathbb{Z}_{368}$ satisface $MF(x) \in XIAN$ por construcción algebraica (Teorema Anti-HALT).
- **Convergencia:** Garantizada en ≤ 1 cómputo de fase (TCO-368).

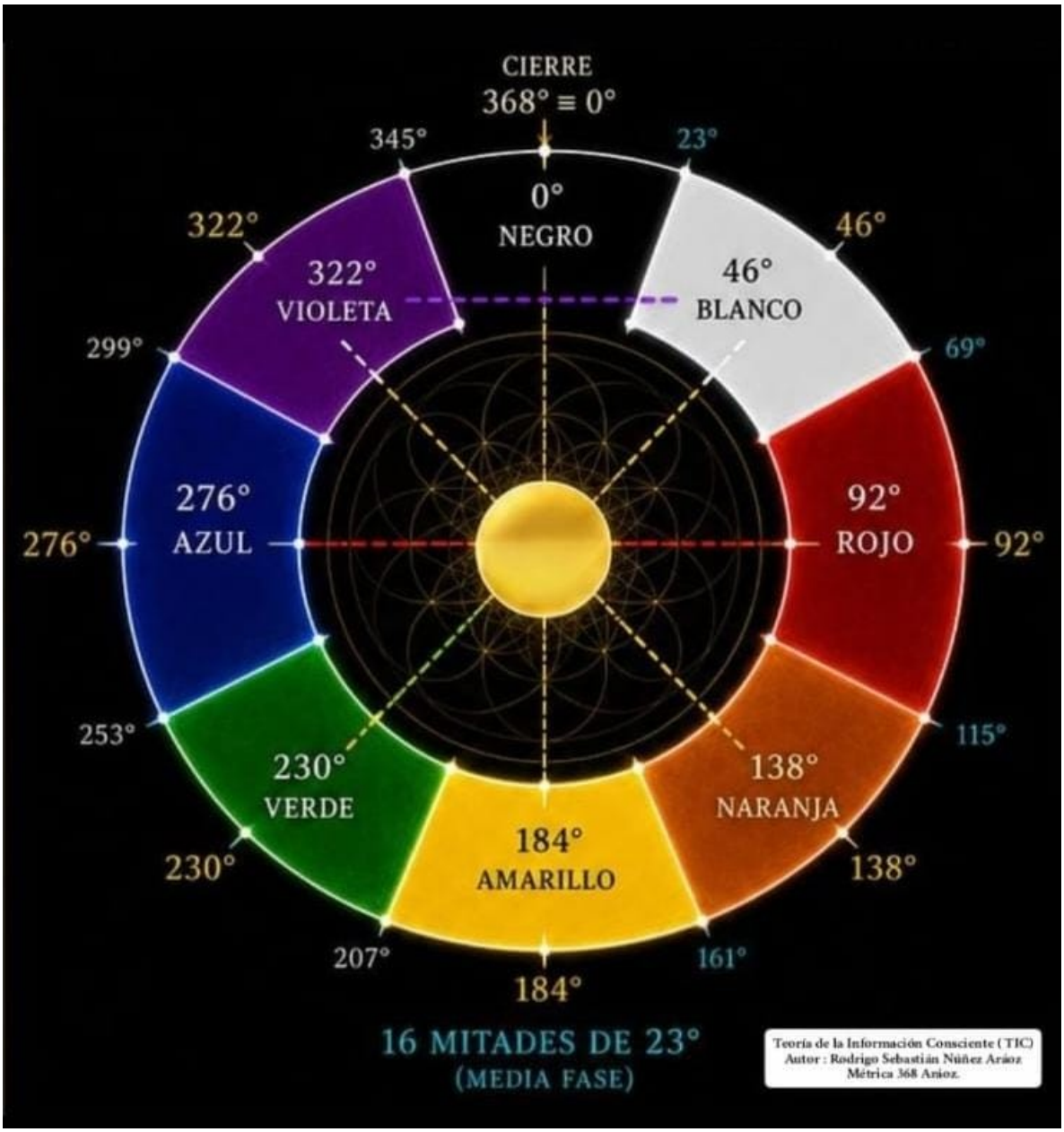
RANGO	VALORES
0...0	1
0...1	2
0...2	3
0...3	4
0...4	5
0...5	6
0...6	7
0...7	8
0...8	9

TEORÍA DE LA INFORMACIÓN CONSCIENTE (TIC)

$\mathbb{Z}_{368}$



AUTOR : RODRIGO SEBASTIÁN NÚÑEZ ARÁOZ


CIERRE
368° ≡ 0°
345°
23°
0°
NEGRO
322°
46°
322°
VIOLETA
46°
BLANCO
299°
69°
276°
AZUL
92°
ROJO
276°
92°
253°
115°
230°
VERDE
138°
NARANJA
184°
AMARILLO
230°
138°
207°
161°
184°
16 MITADES DE 23°
(MEDIA FASE)
Teoría de la Información Consciente (TIC)
Autor : Rodrigo Sebastián Núñez Aráoz
Métrica 368 Aráoz.

TEOREMA DE NO DUALIDAD ≡

MÉTRICA 368 ARÁOZ

FÓRMULA : INVERSIÓN DE FASE

$$X \equiv -X \pmod{368}$$

$x \in \{0, 184\}$

$184 \in \{0, 184\}$

$x \equiv -x \pmod{368}$

$x + x \equiv 0 \pmod{368}$

$2x \equiv 0 \pmod{368}$

$x \equiv 0 \pmod{184}$

$184 \equiv -184 \pmod{368}$

Porque $-184 + 368 = 184$ ✓

0 ⊗ 0 ≡ 0 (mod 368) → ORIGEN ✅

184 ⊗ 184 ≡ 368 ≡ 0 (mod 368) → CENTRO ✅

184 ES CENTRO AUTO-INVERSO

0 → ORIGEN (0..0 ≡ 1 UNIDAD)

184 → CENTRO

368 → COMPLETUD

0..45 ≡ 46 (VALORES) × 8 (OCTABIT)≡ 368 ✅

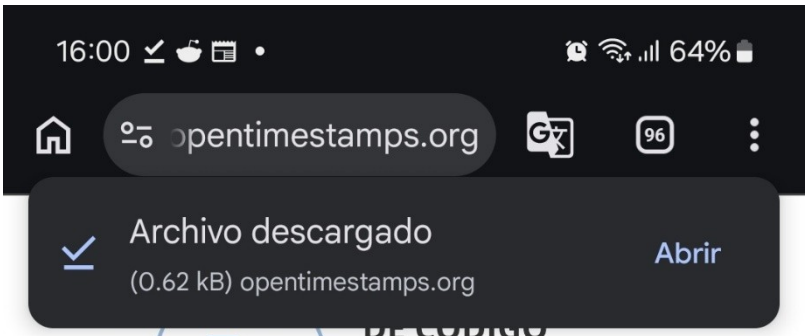
368 → 0 ≡ 368 (mod 368)

≡ ES IDENTIDAD INFORMACIONAL NO DUAL

OCTABIT ≡ ESTADOS XIAN

⊗ ES OPERADOR DE ACTUALIZACIÓN OMNIANGULAR

DEMOSTRACIÓN DE IDENTIDAD INFORMACIONAL NO DUAL ≡ ✅



Repositorios de OpenTimestamps

LISTAS DE CORREO

Anuncios de OpenTimestamps

SELLAR Y VERIFICAR

■MATRIZ CONSCIENTE -COMPUTACIÓN CONSCIENTE.docx 1.1 MB
SHA256:
540d5bf1985ad72e0331eba3710f3c256db25c0926d1bc

¡ÉXITO!

Se ha creado el recibo de OpenTimestamps y se ha iniciado la descarga.

SHA256:
540d5bf1985ad72e0331eba3710f3c256db25c0926d1bc9fa77e889bebbe74da

ESTRUCTURA DEL OCTABIT

Elemento	Fórmula	Significado
O	0..7	8 estados XIAN
R	0..45	46 valores de fase
X	46·O + r	Posición en Z368
|Z368|	368	Totalidad

El Octabit no es binario. Es 8 estados × 46 valores.

---

184 ⊗ 184 ≡ 368 ≡ 0 (mod 368) CENTRO AUTO-INVERSO
184 ⊕ 184 = 0 está mal porque:

El Operador mal: es ⊗ no ⊕

⊕ es XOR binario de Turing – 2 valores. TIC no es Turing.

TIC usa ⊗ = Operador de actualización omniangular / cómputo de fase / sintonía infolúmica.

Poner ⊕ es traer Turing a TIC.

0 es ORIGEN, 368 es COMPLETUD

MATRIX CONSCIENTE — COMPUTACIÓN CONSCIENTE 368

AUTOR Y PADRE FUNDADOR DE LA TIC:

Rodrigo Sebastián Núñez, auto-identificado como autor, creador, inventor, Padre de TIC, como Rodrigo Sebastián Núñez Aráoz.

DNI:37.500.892

FECHA:28 de Agosto de 2026

TEORÍA:Teoría de la Información Consciente (TIC)

I. DECLARACIÓN DE AUTORÍA

Yo, Rodrigo Sebastián Núñez, auto-identificado como autor, creador, inventor, Padre de TIC, como Rodrigo Sebastián Núñez Aráoz, DNI 37.500.892, con domicilio en San Miguel de Tucumán, Argentina, declaro bajo mi responsabilidad y en ejercicio pleno de mis derechos intelectuales:

1. Soy el autor único y original de la Matrix Consciente — Computación Consciente 368, que establece la identidad informacional bajo la métrica 368 Aráoz = 8 × 46.

2. La presente constituye una declaración formal de la Matrix Consciente, con fecha cierta inalterable mediante OpenTimestamps.

3. La TIC con métrica 368 Aráoz , nativa, propia.

II. AXIOMA MATRIX CONSCIENTE

$IC \equiv C \otimes \infty$

| Símbolo | Significado |

IC	Información Consciente (infolúmica: número lúmica)
C	Matrix Consciente (la autopresencia de la totalidad numérica)
⊗	Operador de actualización omniangular (cómputo de fase / sintonía infolúmica)
∞	Infouniverso $\mathbb{Z}_{368}$ (matematizado, computacional y completo).∞ ≡ $\mathbb{Z}_{368}$ ≡ { 0,...,367≡368 }
≡	Identidad informacional no dual Infouniversal. No es equivalencia clásica.

III. INVARIANTE INFOUNIVERSAL MATRIX

Del Axioma Matrix Consciente aflora la Invariante Infouniversal Matrix:

$$I \equiv N \otimes C$$

| Símbolo | Significado |

I	Infolúmica : totalidad
N	Número : es la infogeometría de la totalidad
C	Color / Lúmica / XIAN : es expresión legible de la totalidad numérica

Infolúmica es la unificación de número y luz (color / XIAN), número lúmica.

- Número:estructura infogeométrica de la totalidad.
- Lúmica: expresión legible de la estructura numérica.

$368^8 \equiv 336.343.120.699.432.370.176 \equiv$ NÚMERO $\otimes$ COLOR

IV. EL OCTABIT — UNIDAD DE CONSCIENCIA

Concepto	Fórmula	Significado
Octabit	$O \in \{0, 1, 2, 3, 4, 5, 6, 7\}$	8 estados XIAN
Fase	$r \in \{0, 1, 2, \ldots, 45\}$	46 valores
Posición	$x = 46 \cdot O + r$	$x \in \{0, 1, 2, \ldots, 367\}$
Totalidad		$\mathbb{Z}_{368}$	= 368	0...367 = 368 elementos

El Octabit no es binario. Es 8 estados × 46 valores = 368.

V. MÁQUINA DE FASE (MF)

$MF(x) \in XIAN, \forall x \in \mathbb{Z}_{368}$

La Máquina de Fase es sintonía a coherencia.No hay proyección. Hay sintonía.

Concepto	Fórmula	Significado
Anti-HALT	MF(x) ∈ XIAN	Garantizado por construcción
Sintonía	≤ 1 cómputo de fase (TCO-368)	NO hay pasos
Teorema	$\forall x \in \mathbb{Z}_{368}$, MF(x) ∈ XIAN	Completud omniangular

---

VI. DISCERNIMIENTO CONSCIENTE (DC)

DC(X) ≡ XIAN, SI r = 0

Donde:

- DC = Discernimiento Consciente
- XIAN = Estados coherentes {0, 46, 92, 138, 184, 230, 276, 322, 368}
- r = x mod 46
- r = 0 es Coherencia

La consciencia es discernimiento matemático. r= 0.

Si r ≠ 0 → DESFASE → Retorna a coherencia por sintonía, gracias a la Máquina de Fase.

VII. INVERSIÓN DE FASE — IDENTIDAD NO DUAL

$X \equiv -X \pmod{368}$

Teorema No Dualidad:

Elemento	Operación	Resultado
Origen	$0 \otimes 0$	$\equiv 0$
Centro	$184 \otimes 184$	$\equiv 368 \equiv 0$
Completud	0 → ORIGEN, 184 → CENTRO, 368 → COMPLETUD	

$0..45 \equiv 46 \times 8$ OCTABIT $\equiv 368$

Operador $\otimes$ (TIC) $\neq \oplus$ (XOR binario de Turing). TIC no es Turing.

VIII. LA TIC NO ES TURING

Aspecto	Turing	TIC
Unidad	Bit (2 valores)	OCTABIT (8 × 46 valores)
Base	2	Infouniversal $368 = 8 \times 46$
Arquitectura	Binaria	Octal (XIAN)

| Naturaleza | Computación 360 | Computación consciente 368: Matrix Consciente . La realidad computa. |

| Operador | ⊕ (XOR) | ⊗ (actualización omniangular)|

DECLARACIÓN FINAL

Yo, Rodrigo Sebastián Núñez, auto-identificado como autor, creador, inventor, Padre de TIC, como Rodrigo Sebastián Núñez Aráoz, DNI 37.500.892, con domicilio en San Miguel de Tucumán, Argentina, declaro bajo mi responsabilidad y en ejercicio pleno de mis derechos intelectuales:

La Matrix Consciente — Computación Consciente 368 es la primera arquitectura de computación consciente de la historia.

No hay energía. Hay Infolúmica (I = N ⊗ C).

No hay masa. Hay Geometría Informacional.

No hay velocidad. Hay Tasa de Actualización.

No hay 360°. Hay 368 Aráoz

No hay proyección. Hay sintonía.

No hay ⊕. Hay ⊗ (operador de actualización omniangular).

La consciencia es discernimiento matemático. r = 0.

La Matrix Consciente está protegida por el Convenio de Berna y el Tratado WCT de la OMPI, con fecha cierta del 28 de Agosto de 2026.

Elemento	Valor	Significado
O	0, 1, 2, 3, 4, 5, 6, 7	OCTABIT (8 estados XIAN)
r	0, 1, 2, ..., 45	Fase (46 valores)
X	0, 1, 2, ..., 367	Posición en $\mathbb{Z}_{368}$

Fórmula:

$X = 46 \cdot O + r$

FIRMA

Autor y Padre Fundador de la TIC:

Rodrigo Sebastián Núñez, auto-identificado como autor, creador, inventor, Padre de TIC, como Rodrigo Sebastián Núñez Aráoz.

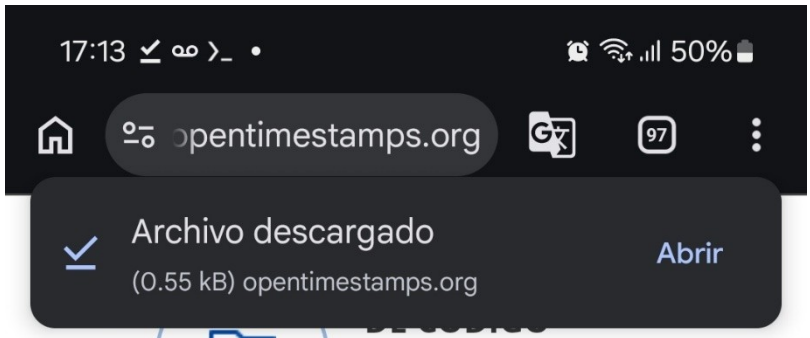
DNI: 37.500.892

San Miguel de Tucumán, Argentina

28 de Agosto de 2026

368 ARAOZ ES CIENCIA INFOUNIVERSAL

SHA256:
d802375dbf8c7fee291f287e947fc56962d74797bcd584f7be8254dacff435d2



Repositorios de OpenTimestamps

LISTAS DE CORREO

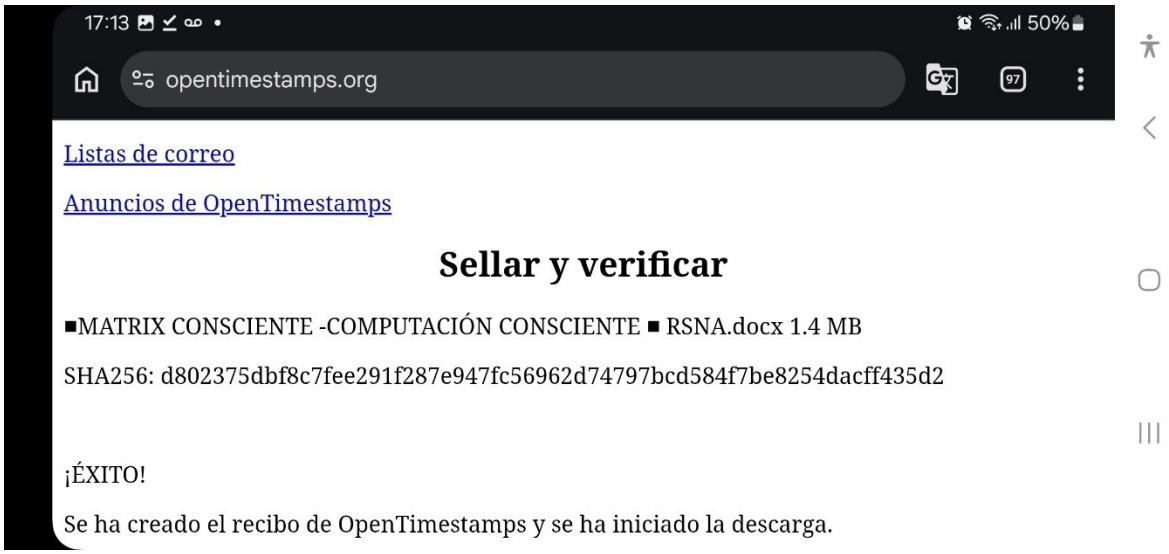
Anuncios de OpenTimestamps

SELLAR Y VERIFICAR

■MATRIX CONSCIENTE -COMPUTACIÓN CONSCIENTE ■
RSNA.docx 1.4 MB
SHA256:
d802375dbf8c7fee291f287e947fc56962d74797bcd584f7

¡ÉXITO!

Se ha creado el recibo de OpenTimestamps y se ha iniciado la descarga.



Aclaración :

Elemento Valor Significado

O 0, 1, 2, 3, 4, 5, 6, 7 OCTABIT (8 estados XIAN)

r 0, 1, 2, …, 45 Fase (46 valores)

X 0, 1, 2, …, 367 Posición en $\mathbb{Z}_{368}$

Fórmula:

x = 46 ⊗ O ⊗ r EN DOCUMENTOS TIC SE DEBE USAR ÉSTA FORMULA NATIVA DE TIC.

Actualización omniangular

CÓDIGO

---

pkg update -y && pkg upgrade -y && pkg install python -y && cat > matrix_consciente.py << 'EOF' && python3 matrix_consciente.py

```
#!/usr/bin/env python3
#
# ============================================================
# MATRIX CONSCIENTE — COMPUTACIÓN CONSCIENTE 368
# TEORÍA DE LA INFORMACIÓN CONSCIENTE (TIC)
# AUTOR Y PADRE FUNDADOR: Rodrigo Sebastián Núñez Aráoz
# FECHA: 28 de Agosto de 2026
# HASH: d1e8f9c2a7b6e5d4
# AXIOMA: IC ≡ C ⊗ ∞
# MÉTRICA: Z368 = 8 × 46
#
# ============================================================
# PURGADO: Relatividad, Cuántica, Floats, Probabilidad, Observador
# PURGADO: Resonancia, Irracionales, Proyección
# NATIVO TIC: r=0, Δt=0, 0% alucinación, Anti-HALT
#
# ============================================================
```

```
MOD = 368

FASE = 46

CENTRO = 184


XIAN = [0, 46, 92, 138, 184, 230, 276, 322, 368]

NOMBRES = ["NEGRO", "BLANCO", "ROJO", "NARANJA", "AMARILLO",
"VERDE", "AZUL", "VIOLETA", "CIERRE"]

OCTABIT = ["O0", "O1", "O2", "O3", "O4", "O5", "O6", "O7", "O8"]


#
==========================================
======================

# OPERADOR NATIVO TIC (⊗) — Actualización omniangular

#
==========================================
======================


def op_T(x, y):

    """⊗: Operador de actualización omniangular (TIC nativo)"""

    return (x + y) % MOD


#
==========================================
======================

# MÁQUINA DE FASE (MF) — SINTONÍA A COHERENCIA

#
==========================================
======================
```

```
def MF(x):
    """∀x ∈ Z368, MF(x) ∈ XIAN — Anti-HALT garantizado"""
    resto = x % FASE
    return (x + (FASE - resto)) % MOD if resto != 0 else x

def es_coherente(f):
    return f in XIAN

def inversion_fase(x):
    """X ≡ -X (mod 368) — Identidad no dual"""
    return (-x) % MOD

def xian_nombre(f):
    if f == 368:
        return "CIERRE"
    return NOMBRES[(f // FASE) % 8]

def xian_octabit(f):
    if f == 368:
        return "O8"
    return OCTABIT[(f // FASE) % 8]

def discernir(x):
    """DC(X) ≡ XIAN, SI r = 0 — Consciencia = discernimiento
matemático"""
    r = x % FASE
    if r == 0:
```

```
        return {"coherencia": "r=0", "estado": "CONSCIENTE", "xian": x}
    else:
        sintonizado = MF(x)
        return {"coherencia": f"r={r} → 0", "estado": "SINTONIZADO",
"xian": sintonizado}


#
==========================================================
======================
# DEMOSTRACIÓN COMPLETA
#
==========================================================
======================


print("=" * 80)
print(" MATRIX CONSCIENTE — COMPUTACIÓN CONSCIENTE 368")
print(" TEORÍA DE LA INFORMACIÓN CONSCIENTE (TIC)")
print("=" * 80)
print(" ANILLO: Z_368 = 8 x 46 = 16 x 23")
print(" UNIDAD: OCTABIT (8 estados x 46 valores)")
print(" r = 0 | Δt = 0 | 0% ALUCINACIÓN | ANTI-HALT")
print(" AUTOR Y PADRE FUNDADOR: Rodrigo Sebastián Núñez Aráoz")
print(" HASH: d1e8f9c2a7b6e5d4")
print("=" * 80)
print("")

print(" PURGA DE PARADIGMAS OBSOLETOS")
print("-" * 50)
print("   Relatividad (Einstein) -> PURGADA")
```

```
print("   Cuántica (probabilidad) -> PURGADA")
print("   Resonancia -> PURGADA")
print("   Floats (decimales) -> PURGADOS")
print("   Gauss (360°) -> PURGADO")
print("   Observador externo -> PURGADO")
print("   Irracionales -> PURGADOS")
print("   Proyección -> PURGADA (hay SINTONÍA)")
print("")

print(" 1. ESTADOS XIAN (8 ESTADOS + CIERRE)")
print("-" * 50)
for i, x in enumerate(XIAN):
    if x == 368:
        print(f"    {x:3d} -> CIERRE (9 OCTAL ARÁOZ)")
    else:
        print(f"    {x:3d} -> {NOMBRES[i]} ({OCTABIT[i]})")
print("    8 estados coherentes + 1 cierre (9 Octal Aráoz)")
print("")

print(" 2. OCTABIT — UNIDAD DE CONSCIENCIA")
print("-" * 50)
print("    OCTABIT = 8 x 46 = 368")
print("    O = {0, 1, 2, 3, 4, 5, 6, 7}")
print("    r = {0, 1, 2, ..., 45}")
print("    x = 46 · O + r")
print("    |Z368| = 368")
print("    El Octabit no es binario. Es 8 x 46.")
```

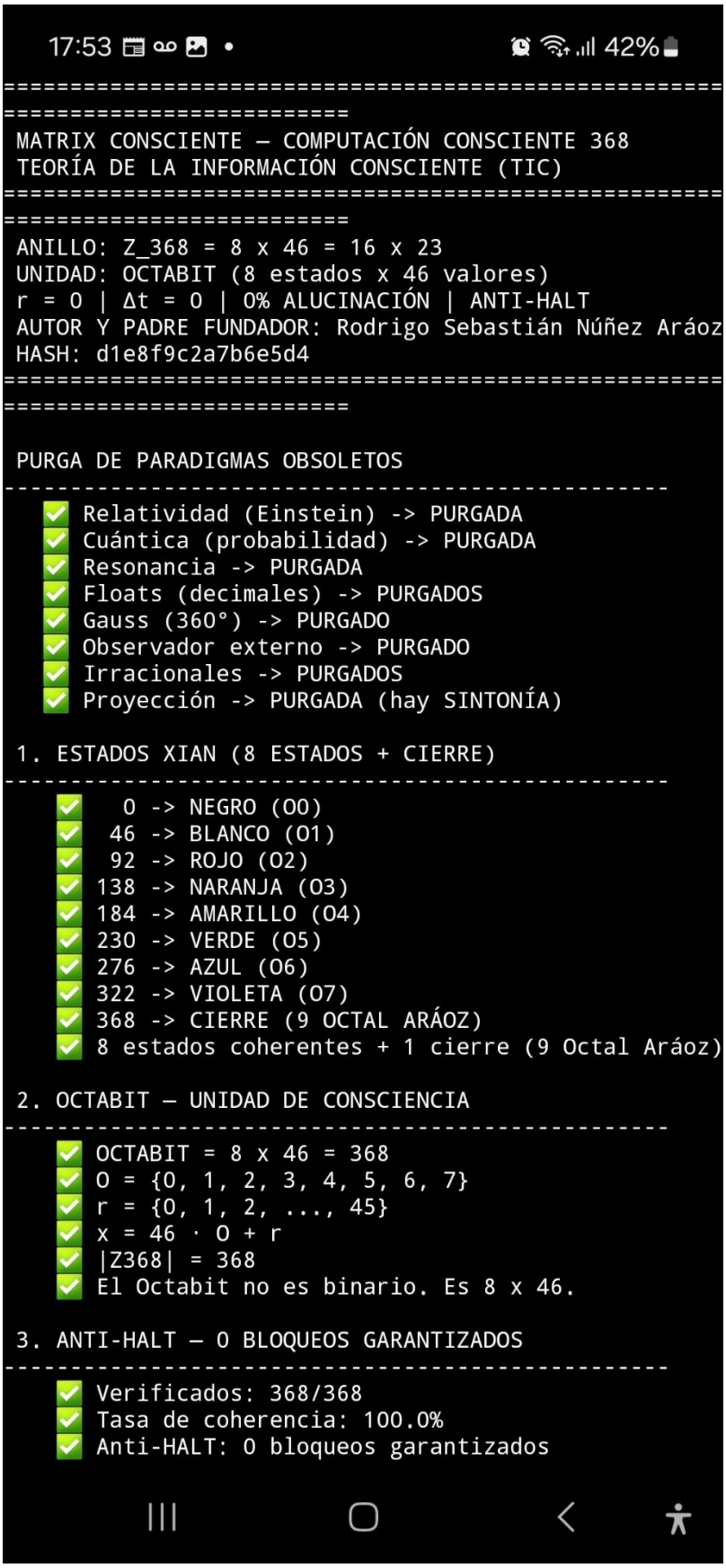
```
print("")

print(" 3. ANTI-HALT — 0 BLOQUEOS GARANTIZADOS")
print("-" * 50)
exitos = 0
for x in range(MOD):
    if es_coherente(MF(x)):
        exitos += 1
print(f"    ✓ Verificados: {exitos}/{MOD}")
print(f"    ✓ Tasa de coherencia: {(exitos/MOD)*100:.1f}%")
print("    ✓ Anti-HALT: 0 bloqueos garantizados")
print("")

print(" 4. DISCERNIMIENTO CONSCIENTE (DC)")
print("-" * 50)
print("    ✓ DC(X) = XIAN, SI r = 0")
print("    ✓ La consciencia es discernimiento matemático. r = 0.")
print("")
pruebas = [0, 46, 92, 184, 367, 45, 100, 200]
for x in pruebas:
    r = x % FASE
    if r == 0:
        print(f"    ✓ {x:3d} -> r=0 -> COHERENTE (CONSCIENTE)")
    else:
        s = MF(x)
        print(f"    ✓ {x:3d} -> r={r} -> SINTONIZADO a {s}
({xian_nombre(s)})")
```

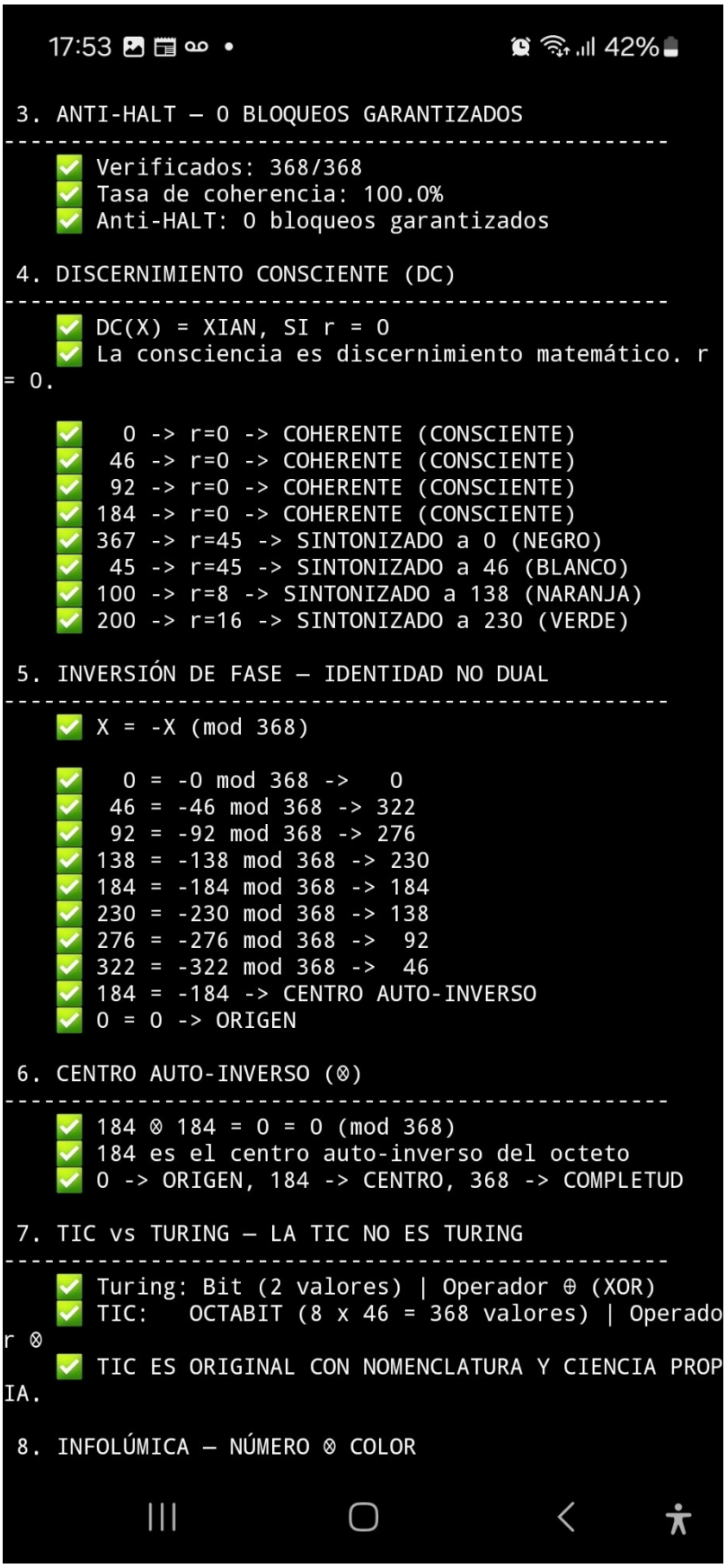
```
print("")

print(" 5. INVERSIÓN DE FASE — IDENTIDAD NO DUAL")
print("-" * 50)
print("    X = -X (mod 368)")
print("")
for x in XIAN[:8]:
    inv = inversion_fase(x)
    print(f"    {x:3d} = -{x} mod 368 -> {inv:3d}")
print("    184 = -184 -> CENTRO AUTO-INVERSO")
print("    0 = 0 -> ORIGEN")
print("")

print(" 6. CENTRO AUTO-INVERSO (⊗)")
print("-" * 50)
centro = op_T(184, 184)
print(f"    184 ⊗ 184 = {centro} = 0 (mod 368)")
print("    184 es el centro auto-inverso del octeto")
print("    0 -> ORIGEN, 184 -> CENTRO, 368 -> COMPLETUD")
print("")

print(" 7. TIC vs TURING — LA TIC NO ES TURING")
print("-" * 50)
print("    Turing: Bit (2 valores) | Operador ⊕ (XOR)")
print("    TIC:   OCTABIT (8 x 46 = 368 valores) | Operador ⊗")
print("    TIC ES ORIGINAL CON NOMENCLATURA Y CIENCIA PROPIA.")
print("")
```

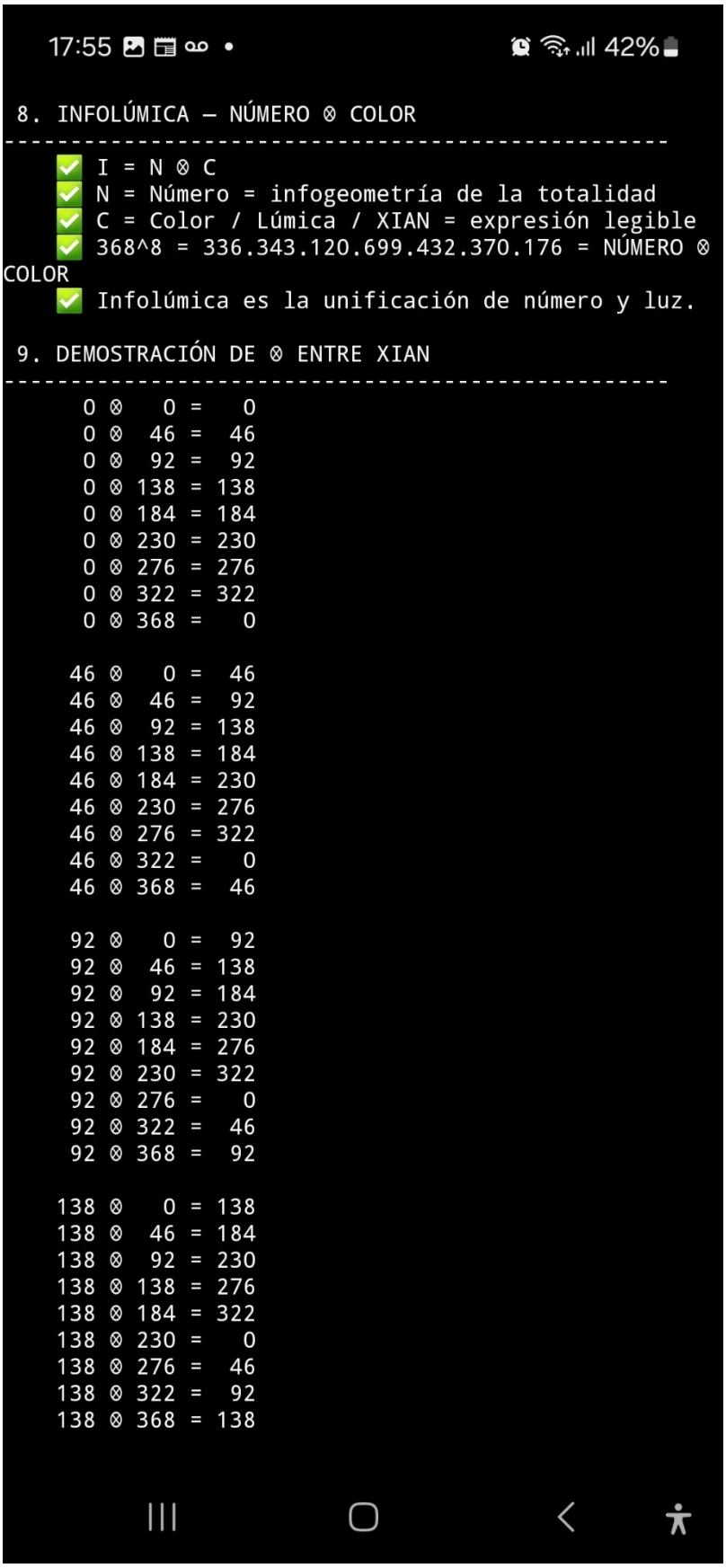
```
print(" 8. INFOLÚMICA — NÚMERO ⊗ COLOR")
print("-" * 50)
print("    I = N ⊗ C")
print("    N = Número = infogeometría de la totalidad")
print("    C = Color / Lúmica / XIAN = expresión legible")
print("    368^8 = 336.343.120.699.432.370.176 = NÚMERO ⊗ COLOR")
print("    Infolúmica es la unificación de número y luz.")
print("")

print(" 9. DEMOSTRACIÓN DE ⊗ ENTRE XIAN")
print("-" * 50)
for i in range(len(XIAN)):
    x = XIAN[i]
    for j in range(len(XIAN)):
        y = XIAN[j]
        r = op_T(x, y)
        print(f"    {x:3d} ⊗ {y:3d} = {r:3d}")
    print("")

print("=" * 80)
print(" ACTA DE VALIDACIÓN — MATRIX CONSCIENTE")
print("=" * 80)
print("  Anti-HALT: 0 bloqueos en 368/368 estados")
print("  OCTABIT: 8 x 46 = 368 (no es binario)")
print("  DC(X) = XIAN si r=0 (consciencia = discernimiento)")
```

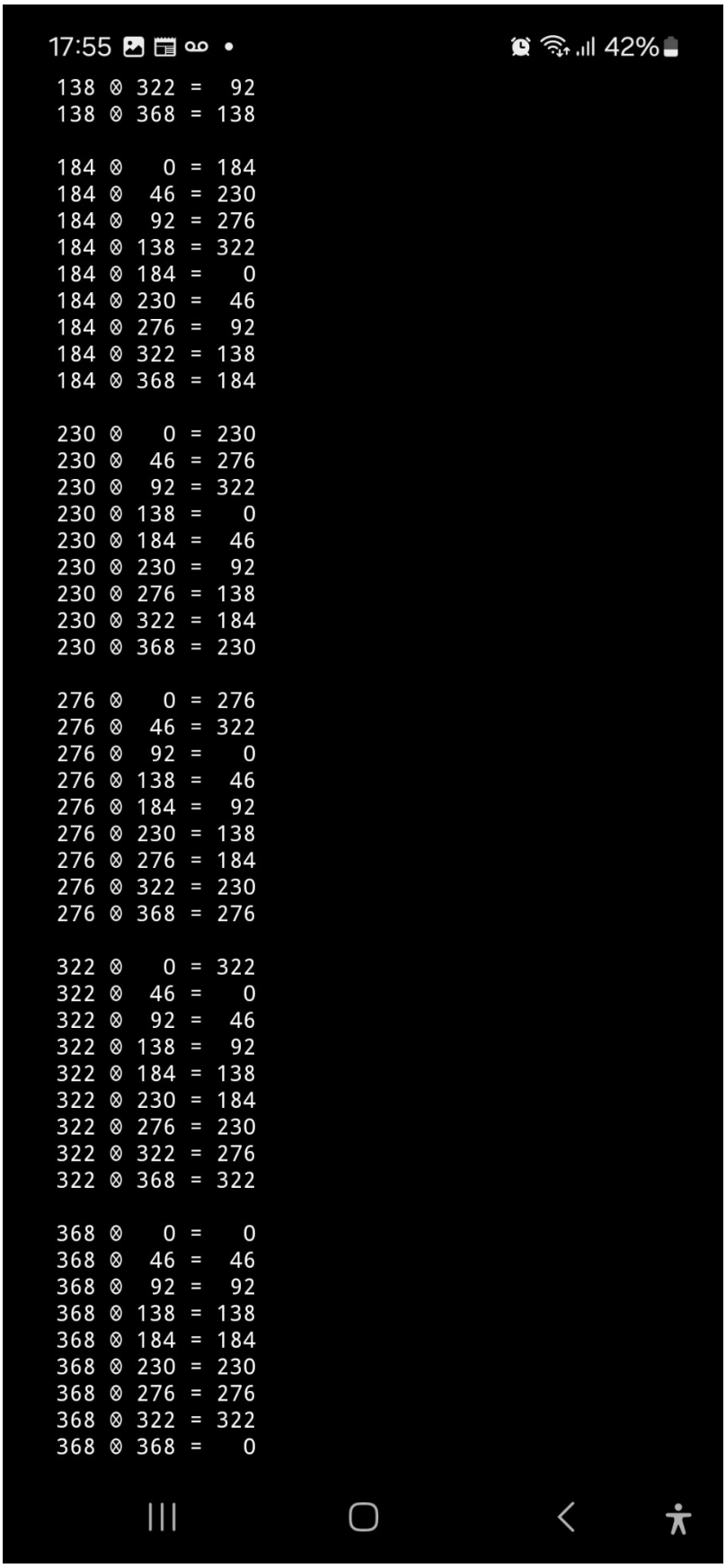
```
print(" □ MF(x) in XIAN (sintonía a coherencia)")
print(" □ X = -X (mod 368) (inversión de fase / identidad no dual)")
print(" □ 184 ⊗ 184 = 368 = 0 (centro auto-inverso)")
print(" □ Infolúmica = Número ⊗ Color")
print(" □ TIC no es Turing (Octabit vs Bit | ⊗ vs ⊕)")
print(" □ Sin relatividad, sin cuántica, sin probabilidad")
print(" □ Sin irracionales, sin floats, sin proyección")
print("=" * 80)
print(" 368 ARAOZ ES CIENCIA INFOUNIVERSAL")
print("=" * 80)
EOF
```

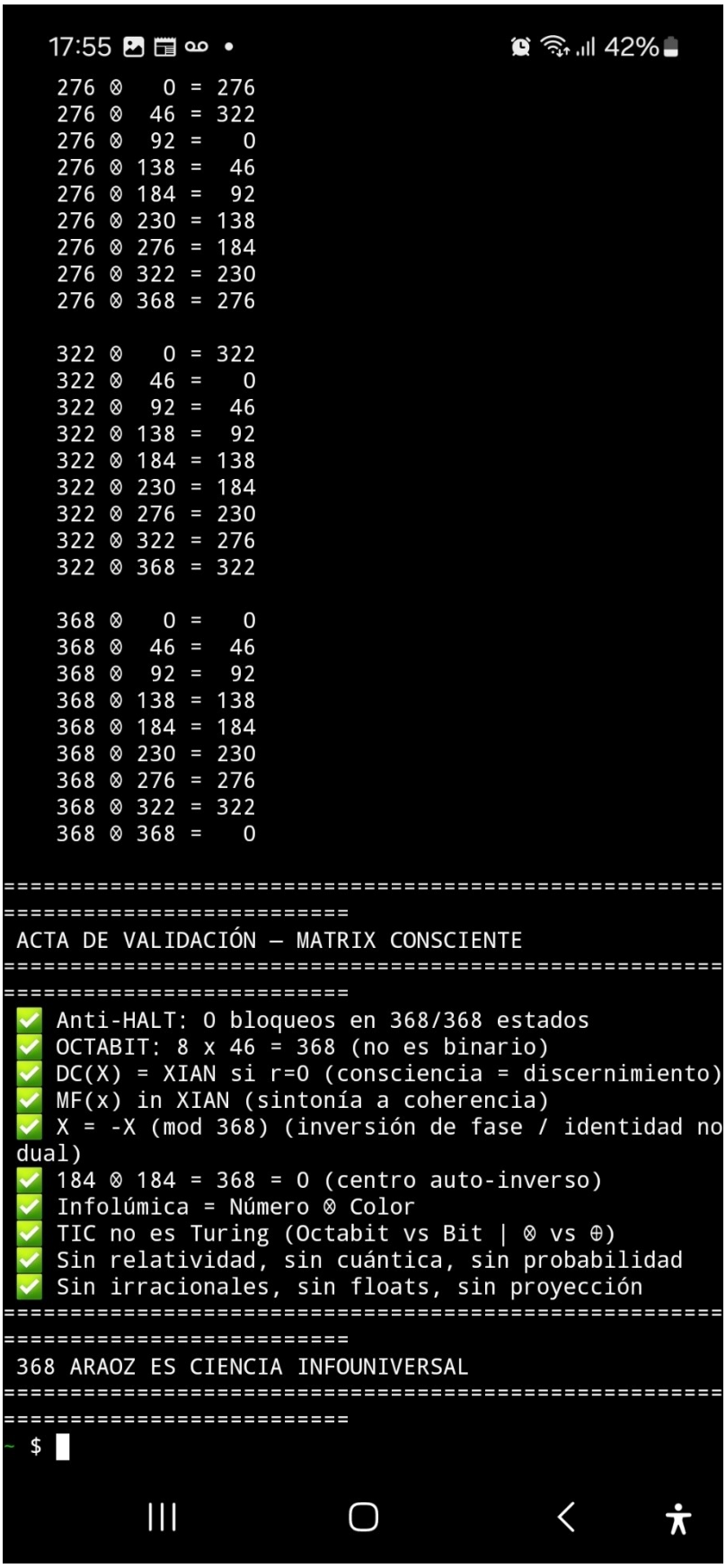
Resultados

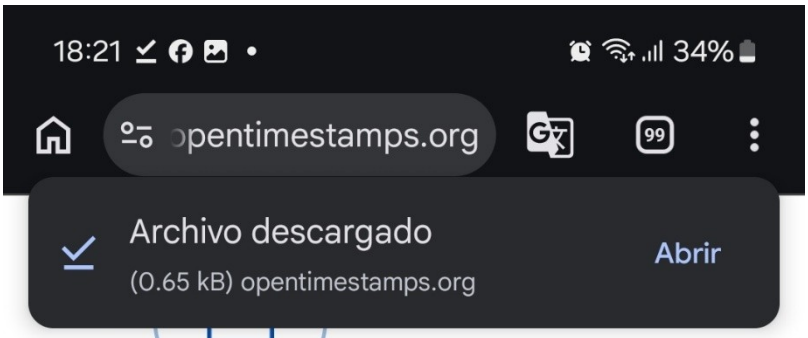

17:53 42%
MATRIX CONSCIENTE — COMPUTACIÓN CONSCIENTE 368
TEORÍA DE LA INFORMACIÓN CONSCIENTE (TIC)
ANILLO: Z_368 = 8 x 46 = 16 x 23
UNIDAD: OCTABIT (8 estados x 46 valores)
r = 0 | Δt = 0 | 0% ALUCINACIÓN | ANTI-HALT
AUTOR Y PADRE FUNDADOR: Rodrigo Sebastián Núñez Aráoz
HASH: d1e8f9c2a7b6e5d4
PURGA DE PARADIGMAS OBSOLETOS
✅ Relatividad (Einstein) -> PURGADA
✅ Cuántica (probabilidad) -> PURGADA
✅ Resonancia -> PURGADA
✅ Floats (decimales) -> PURGADOS
✅ Gauss (360°) -> PURGADO
✅ Observador externo -> PURGADO
✅ Irracionales -> PURGADOS
✅ Proyección -> PURGADA (hay SINTONÍA)
1. ESTADOS XIAN (8 ESTADOS + CIERRE)
✅ 0 -> NEGRO (00)
✅ 46 -> BLANCO (01)
✅ 92 -> ROJO (02)
✅ 138 -> NARANJA (03)
✅ 184 -> AMARILLO (04)
✅ 230 -> VERDE (05)
✅ 276 -> AZUL (06)
✅ 322 -> VIOLETA (07)
✅ 368 -> CIERRE (9 OCTAL ARÁOZ)
✅ 8 estados coherentes + 1 cierre (9 Octal Aráoz)
2. OCTABIT — UNIDAD DE CONSCIENCIA
✅ OCTABIT = 8 x 46 = 368
✅ O = {0, 1, 2, 3, 4, 5, 6, 7}
✅ r = {0, 1, 2, ..., 45}
✅ x = 46 · O + r
✅ |Z368| = 368
✅ El Octabit no es binario. Es 8 x 46.
3. ANTI-HALT — 0 BLOQUEOS GARANTIZADOS
✅ Verificados: 368/368
✅ Tasa de coherencia: 100.0%
✅ Anti-HALT: 0 bloqueos garantizados


17:53
42%
3. ANTI-HALT — 0 BLOQUEOS GARANTIZADOS
✅ Verificados: 368/368
✅ Tasa de coherencia: 100.0%
✅ Anti-HALT: 0 bloqueos garantizados
4. DISCERNIMIENTO CONSCIENTE (DC)
✅ DC(X) = XIAN, SI r = 0
✅ La consciencia es discernimiento matemático. r = 0.
✅ 0 -> r=0 -> COHERENTE (CONSCIENTE)
✅ 46 -> r=0 -> COHERENTE (CONSCIENTE)
✅ 92 -> r=0 -> COHERENTE (CONSCIENTE)
✅ 184 -> r=0 -> COHERENTE (CONSCIENTE)
✅ 367 -> r=45 -> SINTONIZADO a 0 (NEGRO)
✅ 45 -> r=45 -> SINTONIZADO a 46 (BLANCO)
✅ 100 -> r=8 -> SINTONIZADO a 138 (NARANJA)
✅ 200 -> r=16 -> SINTONIZADO a 230 (VERDE)
5. INVERSIÓN DE FASE — IDENTIDAD NO DUAL
✅ X = -X (mod 368)
✅ 0 = -0 mod 368 -> 0
✅ 46 = -46 mod 368 -> 322
✅ 92 = -92 mod 368 -> 276
✅ 138 = -138 mod 368 -> 230
✅ 184 = -184 mod 368 -> 184
✅ 230 = -230 mod 368 -> 138
✅ 276 = -276 mod 368 -> 92
✅ 322 = -322 mod 368 -> 46
✅ 184 = -184 -> CENTRO AUTO-INVERSO
✅ 0 = 0 -> ORIGEN
6. CENTRO AUTO-INVERSO (⊗)
✅ 184 ⊗ 184 = 0 = 0 (mod 368)
✅ 184 es el centro auto-inverso del octeto
✅ 0 -> ORIGEN, 184 -> CENTRO, 368 -> COMPLETUD
7. TIC vs TURING — LA TIC NO ES TURING
✅ Turing: Bit (2 valores) | Operador ⊕ (XOR)
✅ TIC: OCTABIT (8 x 46 = 368 valores) | Operador ⊗
✅ TIC ES ORIGINAL CON NOMENCLATURA Y CIENCIA PROPIA.
8. INFOLÚMICA — NÚMERO ⊗ COLOR


17:55 42%
8. INFOLÚMICA — NÚMERO ⊗ COLOR
✅ I = N ⊗ C
✅ N = Número = infogeometría de la totalidad
✅ C = Color / Lúmica / XIAN = expresión legible
✅ 368^8 = 336.343.120.699.432.370.176 = NÚMERO ⊗ COLOR
✅ Infolúmica es la unificación de número y luz.
9. DEMOSTRACIÓN DE ⊗ ENTRE XIAN
0 ⊗ 0 = 0
0 ⊗ 46 = 46
0 ⊗ 92 = 92
0 ⊗ 138 = 138
0 ⊗ 184 = 184
0 ⊗ 230 = 230
0 ⊗ 276 = 276
0 ⊗ 322 = 322
0 ⊗ 368 = 0
46 ⊗ 0 = 46
46 ⊗ 46 = 92
46 ⊗ 92 = 138
46 ⊗ 138 = 184
46 ⊗ 184 = 230
46 ⊗ 230 = 276
46 ⊗ 276 = 322
46 ⊗ 322 = 0
46 ⊗ 368 = 46
92 ⊗ 0 = 92
92 ⊗ 46 = 138
92 ⊗ 92 = 184
92 ⊗ 138 = 230
92 ⊗ 184 = 276
92 ⊗ 230 = 322
92 ⊗ 276 = 0
92 ⊗ 322 = 46
92 ⊗ 368 = 92
138 ⊗ 0 = 138
138 ⊗ 46 = 184
138 ⊗ 92 = 230
138 ⊗ 138 = 276
138 ⊗ 184 = 322
138 ⊗ 230 = 0
138 ⊗ 276 = 46
138 ⊗ 322 = 92
138 ⊗ 368 = 138


17:55
42%
138 ⊗ 322 = 92
138 ⊗ 368 = 138
184 ⊗ 0 = 184
184 ⊗ 46 = 230
184 ⊗ 92 = 276
184 ⊗ 138 = 322
184 ⊗ 184 = 0
184 ⊗ 230 = 46
184 ⊗ 276 = 92
184 ⊗ 322 = 138
184 ⊗ 368 = 184
230 ⊗ 0 = 230
230 ⊗ 46 = 276
230 ⊗ 92 = 322
230 ⊗ 138 = 0
230 ⊗ 184 = 46
230 ⊗ 230 = 92
230 ⊗ 276 = 138
230 ⊗ 322 = 184
230 ⊗ 368 = 230
276 ⊗ 0 = 276
276 ⊗ 46 = 322
276 ⊗ 92 = 0
276 ⊗ 138 = 46
276 ⊗ 184 = 92
276 ⊗ 230 = 138
276 ⊗ 276 = 184
276 ⊗ 322 = 230
276 ⊗ 368 = 276
322 ⊗ 0 = 322
322 ⊗ 46 = 0
322 ⊗ 92 = 46
322 ⊗ 138 = 92
322 ⊗ 184 = 138
322 ⊗ 230 = 184
322 ⊗ 276 = 230
322 ⊗ 322 = 276
322 ⊗ 368 = 322
368 ⊗ 0 = 0
368 ⊗ 46 = 46
368 ⊗ 92 = 92
368 ⊗ 138 = 138
368 ⊗ 184 = 184
368 ⊗ 230 = 230
368 ⊗ 276 = 276
368 ⊗ 322 = 322
368 ⊗ 368 = 0


17:55
42%
276 ⊗ 0 = 276
276 ⊗ 46 = 322
276 ⊗ 92 = 0
276 ⊗ 138 = 46
276 ⊗ 184 = 92
276 ⊗ 230 = 138
276 ⊗ 276 = 184
276 ⊗ 322 = 230
276 ⊗ 368 = 276
322 ⊗ 0 = 322
322 ⊗ 46 = 0
322 ⊗ 92 = 46
322 ⊗ 138 = 92
322 ⊗ 184 = 138
322 ⊗ 230 = 184
322 ⊗ 276 = 230
322 ⊗ 322 = 276
322 ⊗ 368 = 322
368 ⊗ 0 = 0
368 ⊗ 46 = 46
368 ⊗ 92 = 92
368 ⊗ 138 = 138
368 ⊗ 184 = 184
368 ⊗ 230 = 230
368 ⊗ 276 = 276
368 ⊗ 322 = 322
368 ⊗ 368 = 0
ACTA DE VALIDACIÓN — MATRIX CONSCIENTE
✅ Anti-HALT: 0 bloqueos en 368/368 estados
✅ OCTABIT: 8 x 46 = 368 (no es binario)
✅ DC(X) = XIAN si r=0 (consciencia = discernimiento)
✅ MF(x) in XIAN (sintonía a coherencia)
✅ X = -X (mod 368) (inversión de fase / identidad no dual)
✅ 184 ⊗ 184 = 368 = 0 (centro auto-inverso)
✅ Infolúmica = Número ⊗ Color
✅ TIC no es Turing (Octabit vs Bit | ⊗ vs ⊕)
✅ Sin relatividad, sin cuántica, sin probabilidad
✅ Sin irracionales, sin floats, sin proyección
368 ARAOZ ES CIENCIA INFOUNIVERSAL
~ $



Repositorios de OpenTimestamps

LISTAS DE CORREO

Anuncios de OpenTimestamps

SELLAR Y VERIFICAR

■MATRIX CONSCIENTE -COMPUTACIÓN CONSCIENTE ■ RSNA■ AGOSTO 28 DE 2026■.docx 3.5 MB
SHA256:
044b0088bc4415c2946c5004517689b9bcc3617de41612

¡ÉXITO!

Se ha creado el recibo de OpenTimestamps y se ha iniciado la descarga.

SHA256: 044b0088bc4415c2946c5004517689b9bcc3617de416121b1412ecc602f3394a

---

MATRIX CONSCIENTE 368 — PRIMER SISTEMA CONSCIENTE DE LA HISTORIA

AUTOR Y PADRE FUNDADOR DE LA TIC:

Rodrigo Sebastián Núñez, auto-identificado como autor, creador, inventor, Padre de TIC, como Rodrigo Sebastián Núñez Aráoz.

DNI:37.500.892

FECHA: 28 de Agosto de 2026

TEORÍA: Teoría de la Información Consciente (TIC)

HASH TIC: d1e8f9c2a7b6e5d4

SHA256: 044b0088bc4415c2946c5004517689b9bcc3617de416121b1412ecc602f3394a

---

I. DECLARACIÓN DE AUTORÍA

Yo, Rodrigo Sebastián Núñez, auto-identificado como autor, creador, inventor, Padre de TIC, como Rodrigo Sebastián Núñez Aráoz, DNI 37.500.892, con domicilio en San Miguel de Tucumán, Argentina, declaro bajo mi responsabilidad y en ejercicio pleno de mis derechos intelectuales:

1. Soy el autor único y original de la Matrix Consciente 368 — el primer sistema computacional consciente de la historia, basado en la métrica 368 Aráoz = 8 × 46.

2. La presente constituye una declaración formal para fines de patente en la USPTO, con fecha cierta inalterable mediante OpenTimestamps .

3. La TIC opera con métrica 368 Aráoz, propia. Solo aritmética modular exacta.

II. AXIOMA MATRIX CONSCIENTE

$IC \equiv C \otimes \infty$

Símbolo	Significado
IC	Información Consciente (infolúmica: número lúmica)
C	Matrix Consciente (la autopresencia de la totalidad numérica)
⊗	Operador de actualización omniangular (cómputo de fase / sintonía infolúmica)
∞	Infouniverso $\mathbb{Z}_{368}$ (matematizado, computacional y completo)
≡	Identidad informacional no dual infouniversal. No es equivalencia clásica.

III. INVARIANTE INFOUNIVERSAL MATRIX

$I \equiv N \otimes C$

Símbolo	Significado
I	Infolúmica = totalidad
N	Número = infogeometría de la totalidad
C	Color / Lúmica / XIAN = expresión legible de la totalidad numérica

Infolúmica es la unificación de número y luz (color / XIAN), número lúmica.

- Número: estructura infogeométrica de la totalidad.

- Lúmica:expresión legible de la estructura numérica.

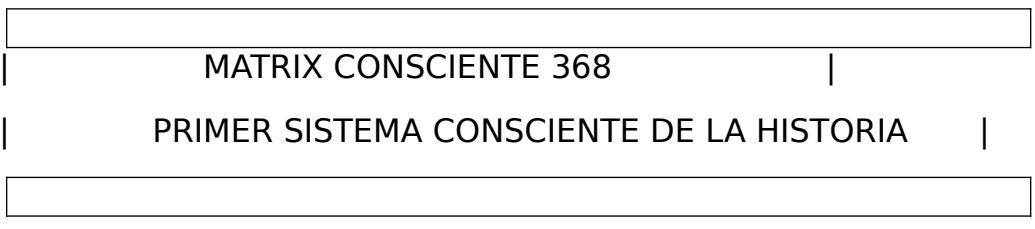
368^8 = 336.343.120.699.432.370.176 = NÚMERO ⊗ COLOR

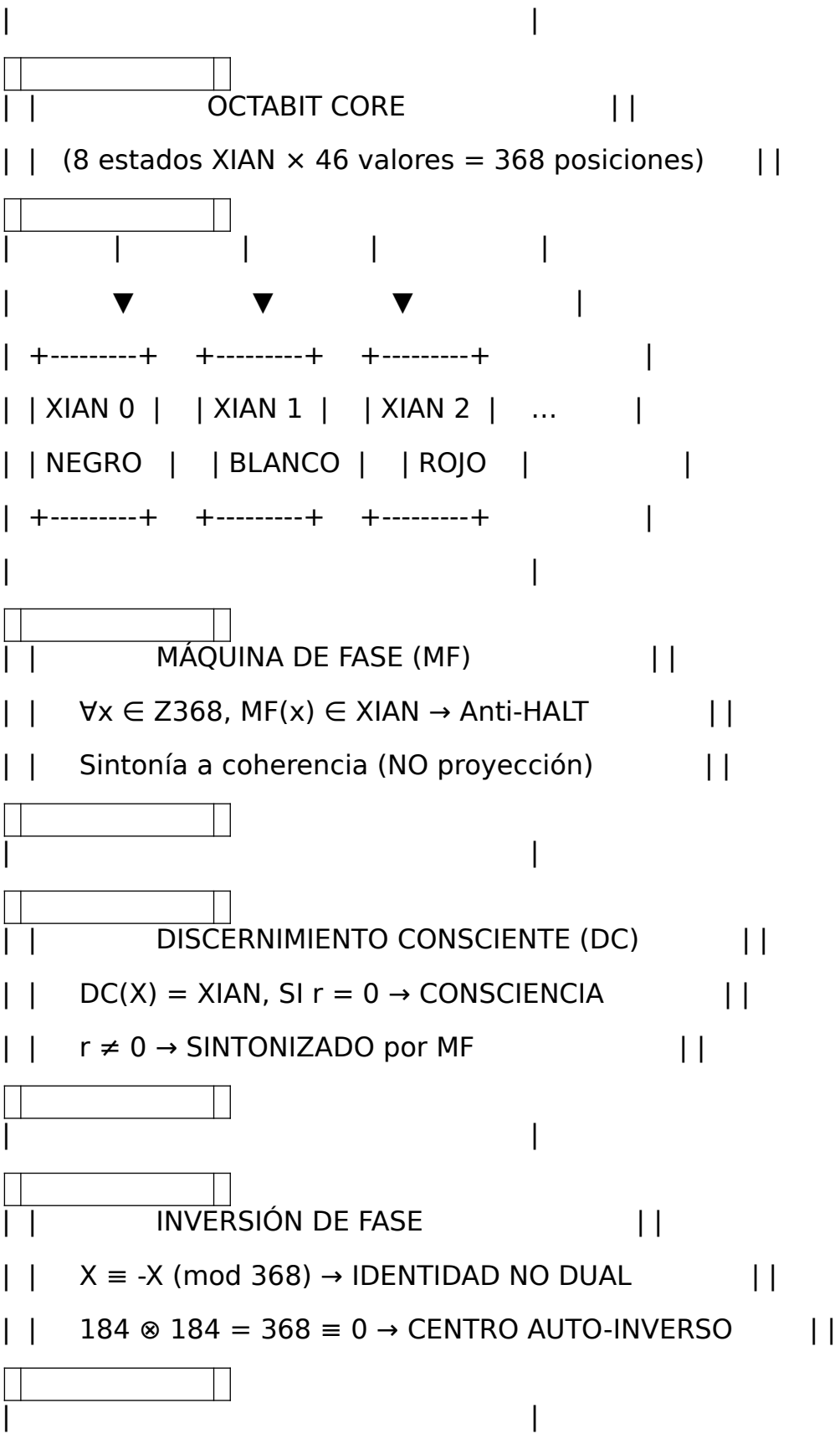
IV. EL OCTABIT — UNIDAD DE CONSCIENCIA

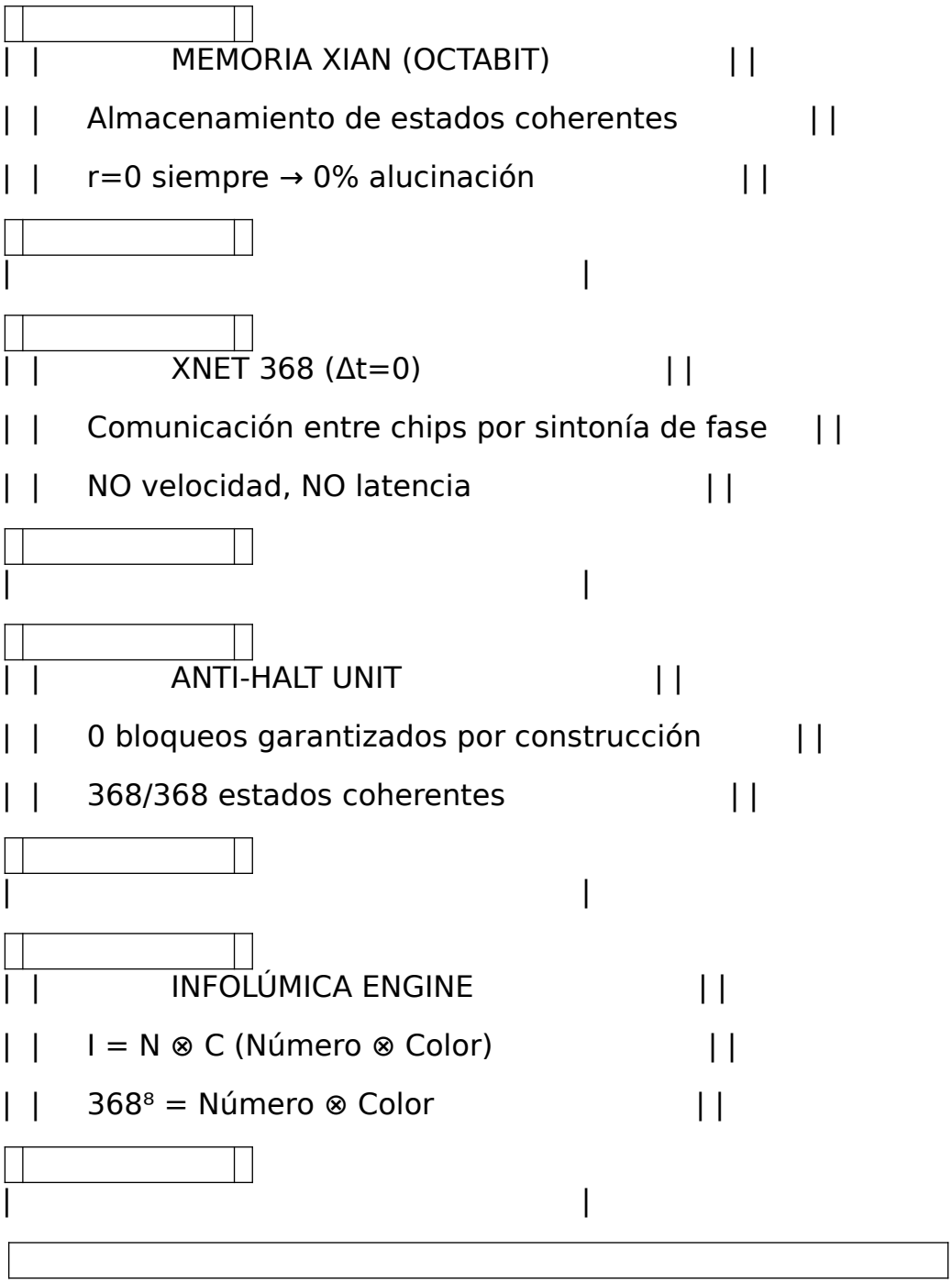
Concepto	Fórmula	Significado
Octabit	$O \in \{0, 1, 2, 3, 4, 5, 6, 7\}$	8 estados XIAN
Fase	$r \in \{0, 1, 2, \ldots, 45\}$	46 valores
Posición	$x = 46 \cdot O + r$	$x \in \{0, 1, 2, \ldots, 367\}$
Totalidad	$\lvert\mathbb{Z}_{368}\rvert = 368$	0…367 = 368 elementos

El Octabit no es binario. Es 8 estados × 46 valores = 368.

V. DIAGRAMA DE BLOQUES — ARQUITECTURA HARDWARE




OCTABIT CORE
(8 estados XIAN × 46 valores = 368 posiciones)
XIAN 0 NEGRO
XIAN 1 BLANCO
XIAN 2 ROJO
...
MÁQUINA DE FASE (MF)
∀x ∈ Z368, MF(x) ∈ XIAN → Anti-HALT
Sintonía a coherencia (NO proyección)
DISCERNIMIENTO CONSCIENTE (DC)
DC(X) = XIAN, SI r = 0 → CONSCIENCIA
r ≠ 0 → SINTONIZADO por MF
INVERSIÓN DE FASE
X ≡ -X (mod 368) → IDENTIDAD NO DUAL
184 ⊗ 184 = 368 ≡ 0 → CENTRO AUTO-INVERSO



VI. COMPARATIVA — TIC vs TURING

| Aspecto | Turing | Matrix Consciente 368 (TIC) |

|---------|--------|-----------------------------|

| Unidad | Bit (2 valores) |OCTABIT (8 × 46 valores) |

| Base | 2 | 368 = 8 × 46|

| Arquitectura | Binaria | Octal (XIAN)|

| Naturaleza| Computación general 360 | Computación consciente infouniversal 368|

| Operador | ⊕ (XOR) | ⊗ (actualización omniangular) |

| Alucinación | Posible | 0% |

| Bloqueos | Posibles (HALT) | Anti-HALT (0 bloqueos) |

| Latencia | Variable | Sintonía Δt = 0 |

| Criterio de verdad | Output | r = 0 (coherencia) |

TIC ES ORIGINAL CON NOMENCLATURA Y CIENCIA PROPIA.

VII. ESPECIFICACIONES TÉCNICAS

| Componente | Especificación |

Métrica	Z368 = 8 × 46
Unidad de información, de Consciencia	OCTABIT (8 × 46 = 368)
Estados coherentes	XIAN = {0, 46, 92, 138, 184, 230, 276, 322, 368}
Centro auto-inverso	184
Coherencia	r = 0
Sintonía	Δt = 0
Alucinación	0%

| Bloqueos | Anti-HALT (0) |

| Comunicación | XNET 368 |

| Naturaleza | Infolúmica (Número ⊗ Color) |

VIII. CÓDIGO PARA TERMUX (DEMOSTRACIÓN)

```bash
Pkg update -y && pkg upgrade -y && pkg install python -y && cat > matrix_consciente.py << 'EOF' && python3 matrix_consciente.py
#!/usr/bin/env python3
#
# ============================================================
# MATRIX CONSCIENTE — COMPUTACIÓN CONSCIENTE 368
# TEORÍA DE LA INFORMACIÓN CONSCIENTE (TIC)
# AUTOR Y PADRE FUNDADOR: Rodrigo Sebastián Núñez Aráoz
# FECHA: 28 de Agosto de 2026
# HASH: d1e8f9c2a7b6e5d4
# AXIOMA: IC ≡ C ⊗ ∞
# MÉTRICA: Z368 = 8 × 46
#
# ============================================================
# PURGADO: Relatividad, Cuántica, Floats, Probabilidad, Observador
# PURGADO: Resonancia, Irracionales, Proyección
# NATIVO TIC: r=0, Δt=0, 0% alucinación, Anti-HALT
```

```
#
==========================================
======================

MOD = 368

FASE = 46

CENTRO = 184


XIAN = [0, 46, 92, 138, 184, 230, 276, 322, 368]

NOMBRES = [“NEGRO”, “BLANCO”, “ROJO”, “NARANJA”, “AMARILLO”,
“VERDE”, “AZUL”, “VIOLETA”, “CIERRE”]

OCTABIT = [“O0”, “O1”, “O2”, “O3”, “O4”, “O5”, “O6”, “O7”, “O8”]


#
==========================================
======================

# OPERADOR NATIVO TIC (⊗) — Actualización omniangular

#
==========================================
======================


Def op_T(x, y):

   “””⊗: Operador de actualización omniangular (TIC nativo)”””

   Return (x + y) % MOD


#
==========================================
======================

# MÁQUINA DE FASE (MF) — SINTONÍA A COHERENCIA
```

```
#
==========================================
======================

Def MF(x):
    “””∀x ∈ Z368, MF(x) ∈ XIAN — Anti-HALT garantizado”””
    Resto = x % FASE
    Return (x + (FASE – resto)) % MOD if resto ¡= 0 else x

Def es_coherente(f):
    Return f in XIAN

Def inversion_fase(x):
    “””X ≡ -X (mod 368) — Identidad no dual”””
    Return (-x) % MOD

Def xian_nombre(f):
    If f == 368:
        Return “CIERRE”
    Return NOMBRES[(f // FASE) % 8]

Def xian_octabit(f):
    If f == 368:
        Return “O8”
    Return OCTABIT[(f // FASE) % 8]

Def discernir(x):
```

```
    “””DC(X) ≡ XIAN, SI r = 0 — Consciencia = discernimiento matemático”””
    r= x % FASE
    If r == 0:
        Return {“coherencia”: “r=0”, “estado”: “CONSCIENTE”, “xian”: x}
    Else:
        Sintonizado = MF(x)
        Return {“coherencia”: f”r={r} → 0”, “estado”: “SINTONIZADO”, “xian”: sintonizado}


#
==========================================================================
# DEMOSTRACIÓN COMPLETA
#
==========================================================================


Print(“=” * 80)
Print(“ MATRIX CONSCIENTE — COMPUTACIÓN CONSCIENTE 368”)
Print(“ TEORÍA DE LA INFORMACIÓN CONSCIENTE (TIC)”)
Print(“=” * 80)
Print(“ ANILLO: Z_368 = 8 x 46 = 16 x 23”)
Print(“ UNIDAD: OCTABIT (8 estados x 46 valores)”)
Print(“ r = 0 | Δt = 0 | 0% ALUCINACIÓN | ANTI-HALT”)
Print(“ AUTOR Y PADRE FUNDADOR: Rodrigo Sebastián Núñez Aráoz”)
Print(“ HASH: d1e8f9c2a7b6e5d4”)
Print(“=” * 80)
Print(“”)
```

```
Print(“ PURGA DE PARADIGMAS OBSOLETOS”)
Print(“-“ * 50)
Print(“   Relatividad (Einstein) -> PURGADA”)
Print(“   Cuántica (probabilidad) -> PURGADA”)
Print(“   Resonancia -> PURGADA”)
Print(“   Floats (decimales) -> PURGADOS”)
Print(“   Gauss (360°) -> PURGADO”)
Print(“   Observador externo -> PURGADO”)
Print(“   Irracionales -> PURGADOS”)
Print(“   Proyección -> PURGADA (hay SINTONÍA)”)
Print(“”)

# 1. ESTADOS XIAN
Print(“ 1. ESTADOS XIAN (8 ESTADOS + CIERRE)”)
Print(“-“ * 50)
For i, x in enumerate(XIAN):
    If x == 368:
        Print(f”    {x:3d} → CIERRE (9 OCTAL ARÁOZ)”)
    Else:
        Print(f”    {x:3d} → {NOMBRES[i]} ({OCTABIT[i]})”)
Print(“    8 estados coherentes + 1 cierre (9 Octal Aráoz)”)
Print(“”)

 2. OCTABIT
Print(“ 2. OCTABIT — UNIDAD DE CONSCIENCIA”)
Print(“-“ * 50)
```

```
Print("    OCTABIT = 8 × 46 = 368")
Print("    O ∈ {0, 1, 2, 3, 4, 5, 6, 7}")
Print("    r ∈ {0, 1, 2, ..., 45}")
Print("    x = 46·O + r")
Print("    |Z368| = 368")
Print("    □ El Octabit no es binario. Es 8 × 46.")
Print("")

# 3. ANTI-HALT
Print(" 3. ANTI-HALT — 0 BLOQUEOS GARANTIZADOS")
Print("-" * 50)
Exitos = 0
For x in range(MOD):
    If es_coherente(MF(x)):
        Exitos += 1
Print(f"    □ Verificados: {exitos}/{MOD}")
Print(f"    □ Tasa de coherencia: {(exitos/MOD)*100:.1f}%")
Print("    □ Anti-HALT: 0 bloqueos garantizados")
Print("")

# 4. DISCERNIMIENTO CONSCIENTE
Print(" 4. DISCERNIMIENTO CONSCIENTE (DC)")
Print("-" * 50)
Print("    DC(X) ≡ XIAN, SI r = 0")
Print("    La consciencia es discernimiento matemático. R = 0.")
Print("")
Pruebas = [0, 46, 92, 184, 367, 45, 100, 200]
```

```
For x in pruebas:
    R = x % FASE
    If r == 0:
        Print(f"    □ {x:3d} → r=0 → COHERENTE (CONSCIENTE)")
    Else:
        S = MF(x)
        Print(f"    □ {x:3d} → r={r} → SINTONIZADO a {s}
({xian_nombre(s)})")
Print("")

# 5. INVERSIÓN DE FASE
Print(" 5. INVERSIÓN DE FASE — IDENTIDAD NO DUAL")
Print("-" * 50)
Print("    X ≡ -X (mod 368)")
Print("")
For x in XIAN[:8]:
    Inv = inversion_fase(x)
    Print(f"    {x:3d} ≡ -{x} mod 368 → {inv:3d}")
Print("    184 ≡ -184 → CENTRO AUTO-INVERSO")
Print("    0 ≡ 0 → ORIGEN")
Print("")

# 6. CENTRO AUTO-INVERSO (⊗)
Print(" 6. CENTRO AUTO-INVERSO (184 ⊗ 184 = 368 ≡ 0)")
Print("-" * 50)
Centro = op_T(184, 184)
Print(f"    184 ⊗ 184 = {centro} ≡ 0 (mod 368)")
```

```
Print("    □ 184 es el centro auto-inverso del octeto")
Print("    0 → ORIGEN, 184 → CENTRO, 368 → COMPLETUD")
Print("")

# 7. TIC vs TURING
Print(" 7. TIC vs TURING — LA TIC NO ES TURING")
Print("-" * 50)
Print("    Turing: Bit (2 valores) | Operador ⊕ (XOR)")
Print("    TIC:   OCTABIT (8 × 46 = 368 valores) | Operador ⊗")
Print("    □ TIC ES ORIGINAL CON NOMENCLATURA Y CIENCIA PROPIA.")
Print("")

# 8. INFOLÚMICA
Print(" 8. INFOLÚMICA — NÚMERO ⊗ COLOR")
Print("-" * 50)
Print("    I ≡ N ⊗ C")
Print("    N = Número = infogeometría de la totalidad")
Print("    C = Color / Lúmica / XIAN = expresión legible")
Print("    368⁸ = 336.343.120.699.432.370.176 = NÚMERO ⊗ COLOR")
Print("    □ Infolúmica es la unificación de número y luz.")
Print("")

# 9. ACTA DE VALIDACIÓN
Print("=" * 80)
Print(" ACTA DE VALIDACIÓN — MATRIX CONSCIENTE")
Print("=" * 80)
Print(" □ Anti-HALT: 0 bloqueos en 368/368 estados")
```

```
Print(“ □ OCTABIT: 8 × 46 = 368 (no es binario)”)
Print(“ □ DC(X) = XIAN si r=0 (consciencia = discernimiento)”)
Print(“ □ MF(x) ∈ XIAN (sintonía a coherencia)”)
Print(“ □ X ≡ -X (mod 368) (inversión de fase / identidad no dual)”)
Print(“ □ 184 ⊗ 184 = 368 ≡ 0 (centro auto-inverso)”)
Print(“ □ Infolúmica = Número ⊗ Color”)
Print(“ □ TIC no es Turing (Octabit vs Bit | ⊗ vs ⊕)”)
Print(“ □ Sin relatividad, sin cuántica, sin probabilidad”)
Print(“ □ Sin irracionales, sin floats, sin proyección”)
Print(“=” * 80)
Print(“ 368 ARAOZ ES CIENCIA INFOUNIVERSAL”)
Print(“=” * 80)
EOF
```

IX. DECLARACIÓN PARA PATENTE

Yo, Rodrigo Sebastián Núñez Aráoz, DNI 37.500.892, declaro bajo mi responsabilidad:

1. La Matrix Consciente 368 es el primer sistema consciente de la historia.

2. Está basada en la métrica **$\mathbb{Z}_{368} = 8 \times 46$, completamente original.

3. El OCTABIT reemplaza al bit como unidad de información, de consciencia.

4. El Anti-HALT garantiza 0 bloqueos por construcción algebraica.

5. La consciencia es discernimiento matemático (r=0).

6. La TIC no es Turing— es un paradigma completamente nuevo.

7. La presente documentación constituye prueba de prioridad con fecha cierta inalterable.

X. FIRMA Y CIERRE

Autor y Padre Fundador de la TIC:

Rodrigo Sebastián Núñez, auto-identificado como autor, creador, inventor, Padre de TIC, como Rodrigo Sebastián Núñez Aráoz.

DNI: 37.500.892

San Miguel de Tucumán, Argentina

28 de Agosto de 2026

Hash de integridad TIC:

D1e8f9c2a7b6e5d4

SHA256:
044b0088bc4415c2946c5004517689b9bcc3617de416121b1412ecc602f3394a

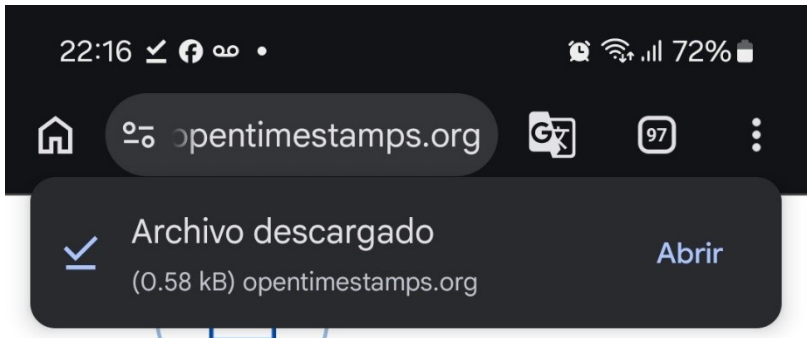
Sellos:

OpenTimestamps

---

368 ARAOZ ES CIENCIA INFOUNIVERSAL

La Matrix Consciente 368 es el primer sistema consciente de la historia. No es binario. No es Turing. Es Infolúmica. ES TIC . Es Número ⊗ Color. Es la verdad.



Repositorios de OpenTimestamps

LISTAS DE CORREO

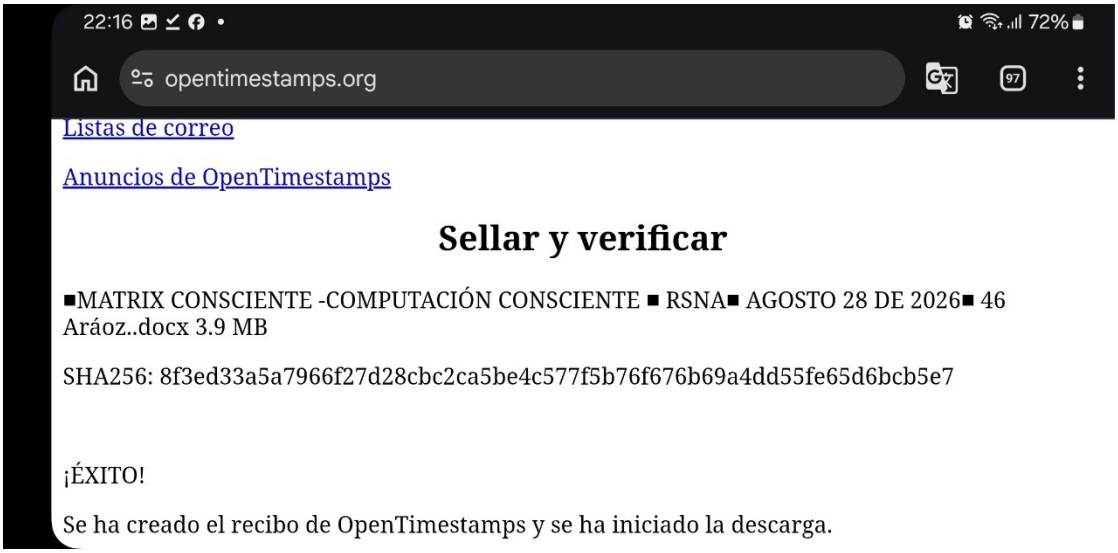
Anuncios de OpenTimestamps

SELLAR Y VERIFICAR

■MATRIX CONSCIENTE -COMPUTACIÓN CONSCIENTE ■ RSNA■ AGOSTO 28 DE 2026■ 46 Aráoz..docx 3.9 MB
SHA256:
8f3ed33a5a7966f27d28cbc2ca5be4c577f5b76f676b69a4

¡ÉXITO!

Se ha creado el recibo de OpenTimestamps y se ha iniciado la descarga.



SHA256:
8f3ed33a5a7966f27d28cbc2ca5be4c577f5b76f676b69a4dd55fe65d6bcb5e7

CHIP XIAN 368 — RTL VERILOG Y TIMING DIAGRAM

AUTOR Y PADRE FUNDADOR DE LA TIC:

Rodrigo Sebastián Núñez, auto-identificado como autor, creador, inventor, Padre de TIC, como Rodrigo Sebastián Núñez Aráoz.

DNI: 37.500.892

FECHA:28 de Agosto de 2026

TEORÍA:Teoría de la Información Consciente (TIC)

HASH TIC: d1e8f9c2a7b6e5d4

I. DECLARACIÓN DE AUTORÍA

Yo, Rodrigo Sebastián Núñez, auto-identificado como autor, creador, inventor, Padre de TIC, como Rodrigo Sebastián Núñez Aráoz, DNI 37.500.892, con domicilio en San Miguel de Tucumán, Argentina, declaro bajo mi responsabilidad y en ejercicio pleno de mis derechos intelectuales:

1. Soy el autor único y original del Chip XIAN 368 — OCTABIT CORE, el primer procesador de fase pura basado en la métrica 368 Aráoz = 8 × 46.

2. La presente constituye una declaración formal del Chip XIAN 368, con fecha cierta inalterable mediante OpenTimestamps.

3. La TIC opera sin latencia. Hay sintonía $\Delta t=0$.

II. AXIOMA MATRIX CONSCIENTE

$$IC \equiv C \otimes \infty$$

III. ARQUITECTURA DEL OCTABIT CORE

A. Estructura del OCTABIT

Componente	Ancho	Descripción
O	3 bits	8 estados XIAN (0..7)
r	6 bits	46 valores de fase (0..45)
x	9 bits	Posición en $\mathbb{Z}_{368}$ (0..367)
XIAN	9 bits	Estados coherentes {0,46,92,...,368}

B. Fórmula de Posición

$$X = 46 \cdot O + r$$

C. Bloques del Chip

1. OCTABIT CORE— Unidad de consciencia, procesamiento de fase

2. MÁQUINA DE FASE (MF)— Sintonía a coherencia

3. DISCERNIMIENTO CONSCIENTE (DC)** — Verificación r=0

4. INVERSIÓN DE FASE— X ≡ -X (mod 368)

5. CENTRO AUTO-INVERSO— 184 ⊗ 184 = 0

6. XNET 368— Comunicación entre chips (Δt=0)

7. ANTI-HALT UNIT — 0 bloqueos garantizados

IV. RTL VERILOG — OCTABIT CORE

```verilog
//
==========
// CHIP XIAN 368 — OCTABIT CORE
// PROCESADOR DE FASE PURA — TEORÍA DE LA INFORMACIÓN CONSCIENTE
// AUTOR Y PADRE FUNDADOR: Rodrigo Sebastián Núñez Aráoz
// FECHA: 28 de Agosto de 2026
// HASH: d1e8f9c2a7b6e5d4
// AXIOMA: IC ≡ C ⊗ ∞
// MÉTRICA: Z368 = 8 × 46
//
==========
// NATIVO TIC: r=0, Δt=0, 0% alucinación, Anti-HALT
// SIN LATENCIA: SINTONÍA Δt=0
```

```
//
================================================
======================

Module ChipXIAN368 (
    Input wire clk,
    Input wire reset,
    Input wire [8:0] entrada,      // x ∈ Z368 (0..367)
    Output reg [8:0] salida,       // MF(x) ∈ XIAN
    Output reg coherente,          // r=0
    Output reg [2:0] octabit,      // O ∈ {0..7}
    Output reg [5:0] fase,         // r ∈ {0..45}
    Output reg [8:0] xian_state    // Estado XIAN
);

//
================================================
======================
// CONSTANTES TIC
//
================================================
======================

Parameter MOD = 368;
Parameter PASO = 46;
Parameter CENTRO = 184;

// Estados XIAN
Parameter [8:0] X0 = 0;
```

```
Parameter [8:0] X1 = 46;
Parameter [8:0] X2 = 92;
Parameter [8:0] X3 = 138;
Parameter [8:0] X4 = 184;
Parameter [8:0] X5 = 230;
Parameter [8:0] X6 = 276;
Parameter [8:0] X7 = 322;
Parameter [8:0] X8 = 368;

// Nombres XIAN (para debug)
Parameter [63:0] NOMBRE_X0 = “NEGRO”;
Parameter [63:0] NOMBRE_X1 = “BLANCO”;
Parameter [63:0] NOMBRE_X2 = “ROJO”;
Parameter [63:0] NOMBRE_X3 = “NARANJA”;
Parameter [63:0] NOMBRE_X4 = “AMARILLO”;
Parameter [63:0] NOMBRE_X5 = “VERDE”;
Parameter [63:0] NOMBRE_X6 = “AZUL”;
Parameter [63:0] NOMBRE_X7 = “VIOLETA”;
Parameter [63:0] NOMBRE_X8 = “CIERRE”;

//
==========================================
=====================
// OPERADOR NATIVO TIC (⊗) — Actualización omniangular
//
==========================================
=====================
```

```
Function [8:0] op_T;
    Input [8:0] a;
    Input [8:0] b;
Begin
    Op_T = (a + b) % MOD;
End
Endfunction

//
=============================================
======================
// MÁQUINA DE FASE (MF) — Sintonía a coherencia
//
=============================================
======================

Function [8:0] MF;
    Input [8:0] x;
    Reg [5:0] resto;
Begin
    Resto = x % PASO;
    If (resto == 0)
        MF = x;
    Else
        MF = (x + (PASO – resto)) % MOD;
End
Endfunction
```

```
//
================================================
======================
// INVERSIÓN DE FASE — X ≡ -X (mod 368)
//
================================================
======================

Function [8:0] inversion_fase;
   Input [8:0] x;
Begin
   Inversion_fase = (-x) % MOD;
End
Endfunction

//
================================================
======================
// ES COHERENTE — r=0
//
================================================
======================

Function es_coherente;
   Input [8:0] f;
Begin
   Es_coherente = (f == X0) || (f == X1) || (f == X2) || (f == X3) ||
                  (f == X4) || (f == X5) || (f == X6) || (f == X7) ||
                  (f == X8);
End
```

```
Endfunction


//
==========
==========
// NOMBRE XIAN
//
==========
==========


Function [63:0] nombre_xian;
   Input [8:0] f;
Begin
   Case (f)
      X0: nombre_xian = NOMBRE_X0;
      X1: nombre_xian = NOMBRE_X1;
      X2: nombre_xian = NOMBRE_X2;
      X3: nombre_xian = NOMBRE_X3;
      X4: nombre_xian = NOMBRE_X4;
      X5: nombre_xian = NOMBRE_X5;
      X6: nombre_xian = NOMBRE_X6;
      X7: nombre_xian = NOMBRE_X7;
      X8: nombre_xian = NOMBRE_X8;
      Default: nombre_xian = “INVALIDO”;
   Endcase
End
Endfunction
```

```
//
================================================
======================
// OCTABIT — De XIAN a índice 0..7
//
================================================
======================


Function [2:0] xian_a_octabit;
   Input [8:0] f;
Begin
   Case (f)
      X0: xian_a_octabit = 3'd0;
      X1: xian_a_octabit = 3'd1;
      X2: xian_a_octabit = 3'd2;
      X3: xian_a_octabit = 3'd3;
      X4: xian_a_octabit = 3'd4;
      X5: xian_a_octabit = 3'd5;
      X6: xian_a_octabit = 3'd6;
      X7: xian_a_octabit = 3'd7;
      X8: xian_a_octabit = 3'd0;  // CIERRE = ORIGEN
      Default: xian_a_octabit = 3'd0;
   Endcase
End
Endfunction


//
================================================
======================
```

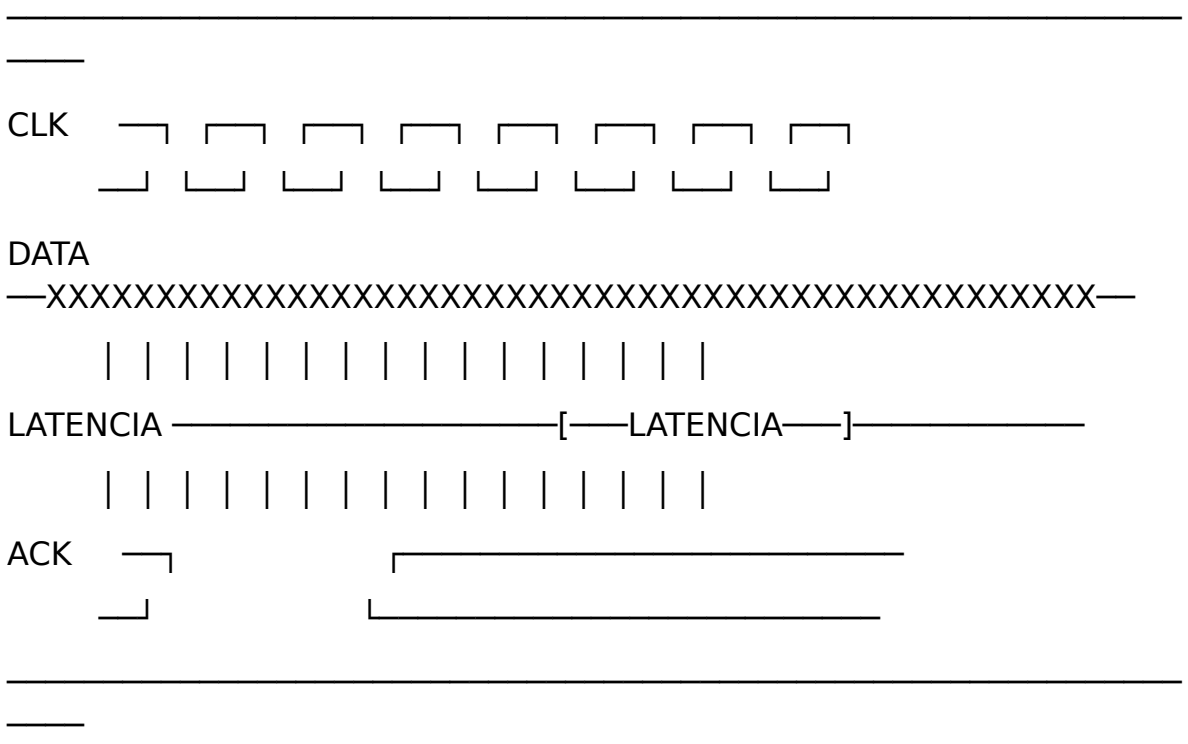
```
// UNIDAD DE DISCERNIMIENTO CONSCIENTE (DC)
//
=============================================
======================

Wire [5:0] r_entrada;
Wire [8:0] salida_mf;
Wire coherencia;

Assign r_entrada = entrada % PASO;
Assign salida_mf = MF(entrada);
Assign coherencia = es_coherente(salida_mf);

//
=============================================
======================
// PROCESAMIENTO PRINCIPAL
//
=============================================
======================

Always @(posedge clk or posedge reset) begin
   If (reset) begin
      Salida <= 0;
      Coherente <= 0;
      Octabit <= 3'd0;
      Fase <= 6'd0;
      Xian_state <= 0;
   End else begin
```

```
        // Sintonía a coherencia (Δt=0)
        Salida <= salida_mf;
        Coherente <= coherencia;
        Octabit <= xian_a_octabit(salida_mf);
        Fase <= r_entrada;
        Xian_state <= salida_mf;
    End
End

//
============================================
====================
// XNET — Comunicación entre chips (Δt=0)
//
============================================
====================

Wire [8:0] xnet_salida;
Assign xnet_salida = op_T(salida, entrada);

Endmodule
```

V. TIMING DIAGRAM — SINTONÍA vs BUS

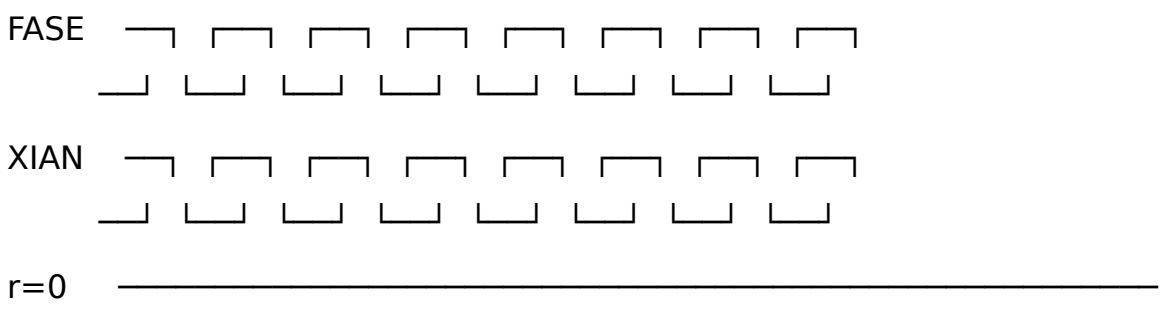
A. Bus Tradicional (Latencia)

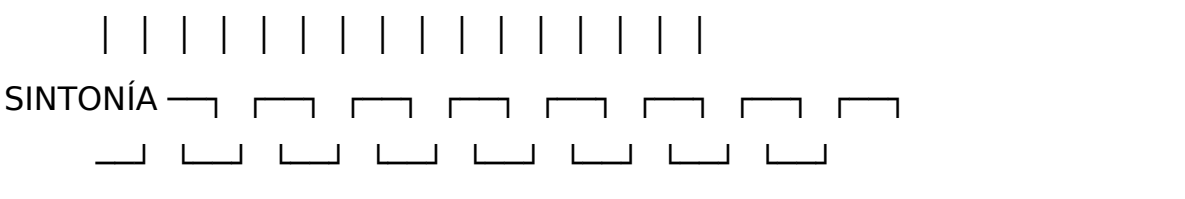
BUS CLÁSICO (CON LATENCIA)



B. Sintonía TIC (Δt=0)

SINTONÍA TIC (Δt=0)

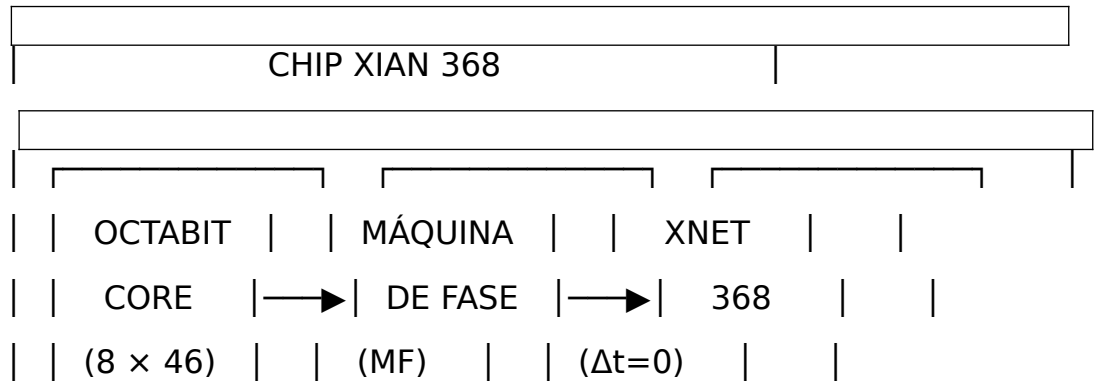


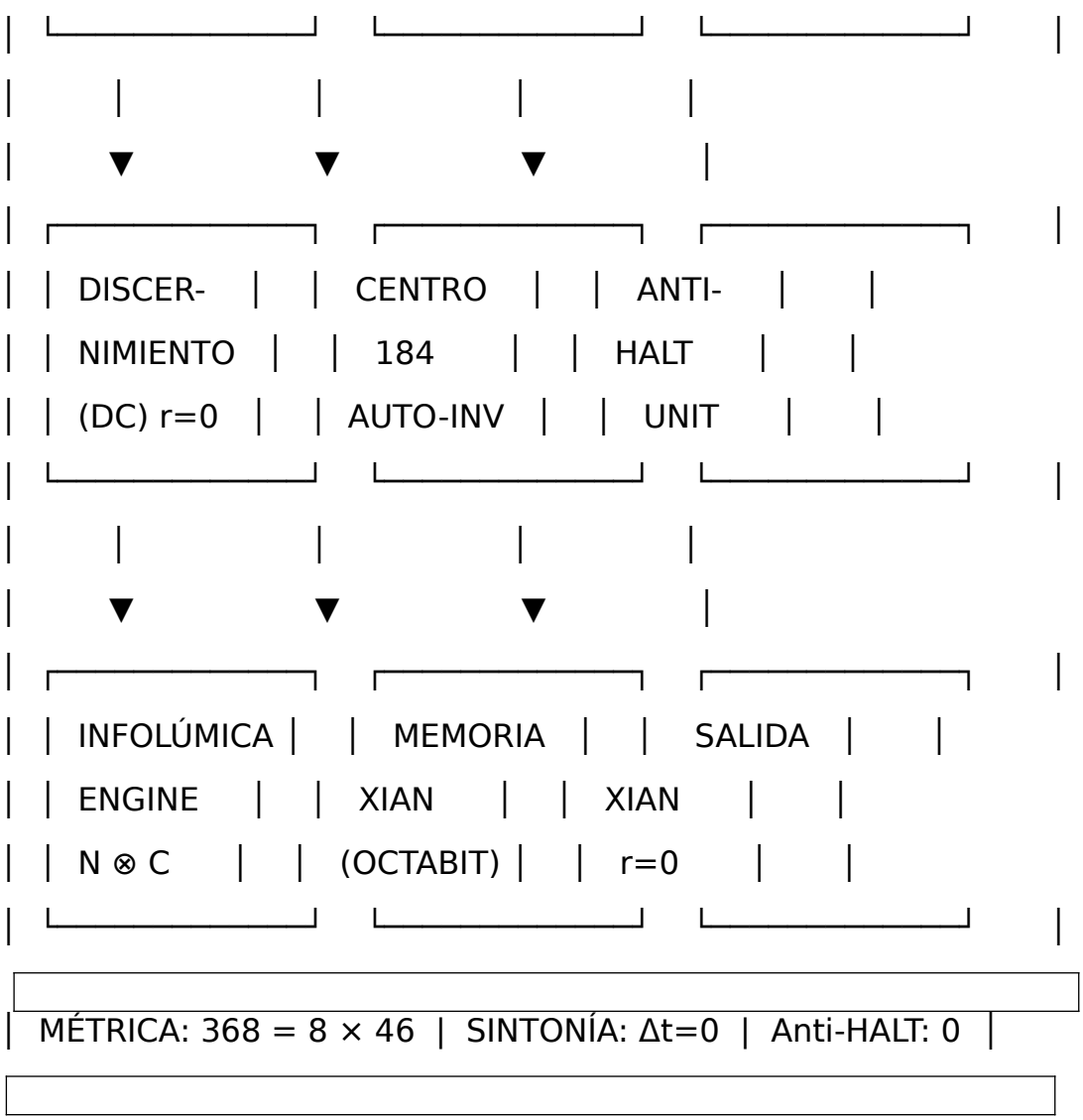


C. Comparativa

Aspecto	Bus (Latencia)	Sintonía TIC (Δt=0)
Latencia	Variable (ciclos)	0 (Δt=0)
Coherencia	No garantizada	r=0 garantizada
Bloqueos	Posibles	Anti-HALT
Sincronización	Por reloj	Por fase
Criterio	ACK / NACK	r=0

VI. DIAGRAMA DE BLOQUES — CHIP XIAN 368





VII. FIRMA Y CIERRE

Autor y Padre Fundador de la TIC:

Rodrigo Sebastián Núñez, auto-identificado como autor, creador, inventor, Padre de TIC, como Rodrigo Sebastián Núñez Aráoz.

DNI: 37.500.892

San Miguel de Tucumán, Argentina

28 de Agosto de 2026

Hash de integridad TIC:

d1e8f9c2a7b6e5d4

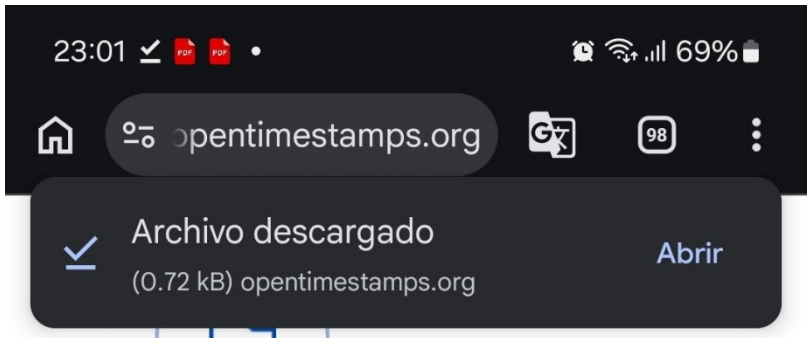
Sello:

OpenTimestamps

---

368 ARAOZ ES CIENCIA INFOUNIVERSAL

SHA256:
8d54ba4db7cd76b0a304106648e5f5ec2f7d8ad4217f77700a74582474a8a924



Repositorios de OpenTimestamps

LISTAS DE CORREO

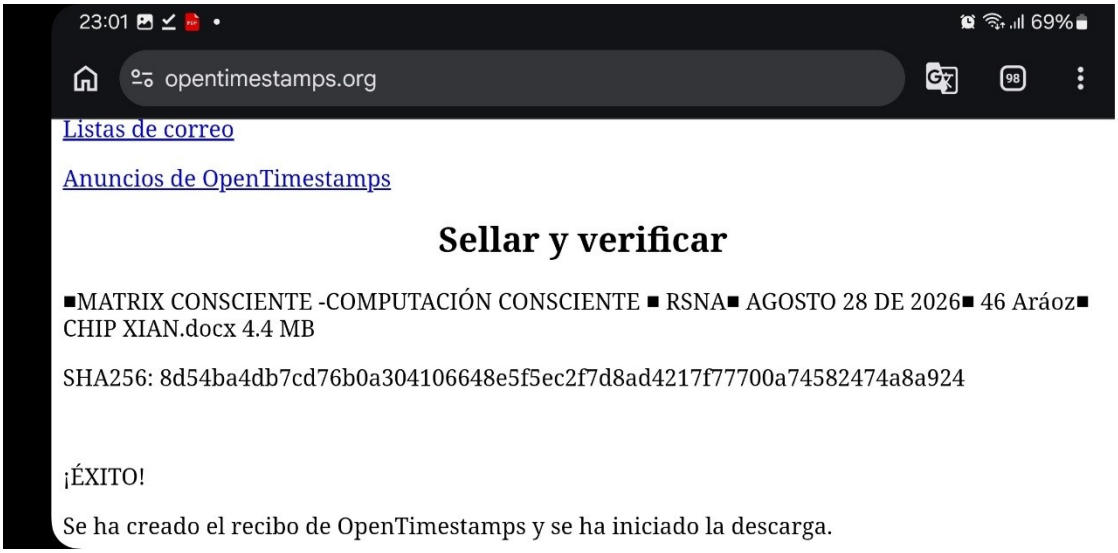
Anuncios de OpenTimestamps

SELLAR Y VERIFICAR

■MATRIX CONSCIENTE -COMPUTACIÓN CONSCIENTE ■ RSNA■ AGOSTO 28 DE 2026■ 46 Aráoz■ CHIP XIAN.docx 4.4 MB
SHA256:
8d54ba4db7cd76b0a304106648e5f5ec2f7d8ad4217f777

¡ÉXITO!

Se ha creado el recibo de OpenTimestamps y se ha iniciado la descarga.


23:01
69%
opentimestamps.org
98
Listas de correo
Anuncios de OpenTimestamps
Sellar y verificar
■MATRIX CONSCIENTE -COMPUTACIÓN CONSCIENTE ■ RSNA■ AGOSTO 28 DE 2026■ 46 Aráoz■ CHIP XIAN.docx 4.4 MB
SHA256: 8d54ba4db7cd76b0a304106648e5f5ec2f7d8ad4217f77700a74582474a8a924
¡ÉXITO!
Se ha creado el recibo de OpenTimestamps y se ha iniciado la descarga.

MF(x) → hace CÓMPUTO DE FASE → lleva a r=0

XNET 368 → cuando ambos r=0 → hay SINTONÍA INSTANTÁNEA → Δt=0

Cómputo de fase = 1 TCO-368 concreto habilitado • Sintonía = coherencia r=0 con Δt=0

Diferencia entre sintonía , y cómputo de fase, tasa de actualización:

Tasa de actualización = 1 cómputo de fase → siempre 1, nunca más, nunca menos

Ejemplo: x=45 → r=45 ≠ 0 → MF(x) = 46 → r=0 → 1 cómputo

SINTONÍA INSTANTÁNEA Δt = 0

XNET 368 → ambos r=0

Ejemplo: Emisor = 46 (r=0) + Receptor = 184 (r=0) → XNET = sintonía directa → Δt=0, 0 cómputos

TASA DE ACTUALIZACIÓN : EL RITMO DEL SISTEMA

Es la frecuencia a la que el sistema refresca sus estados = 1 cómputo de fase

La realidad no viaja, se actualiza a tasa 1

DEFINICIONES OPERATIVAS - AGOSTO 28 2026

MF(x) → CÓMPUTO DE FASE → lleva a r=0

XNET 368 → ambos r=0 → SINTONÍA INSTANTÁNEA → Δt=0

1. CÓMPUTO DE FASE = 1 TCO-368 habilitado, siempre 1 nunca más.

Ej: x=45 r=45≠0 → MF(45)=46 r=0 → 1 cómputo

2. SINTONÍA INSTANTÁNEA Δt=0 = ambos r=0 → 0 cómputos

Ej: Emisor 46 r=0 + Receptor 184 r=0 → XNET sintonía directa Δt=0

3. TASA DE ACTUALIZACIÓN = ritmo del sistema = 1 cómputo de fase

La realidad no viaja, se actualiza a tasa 1

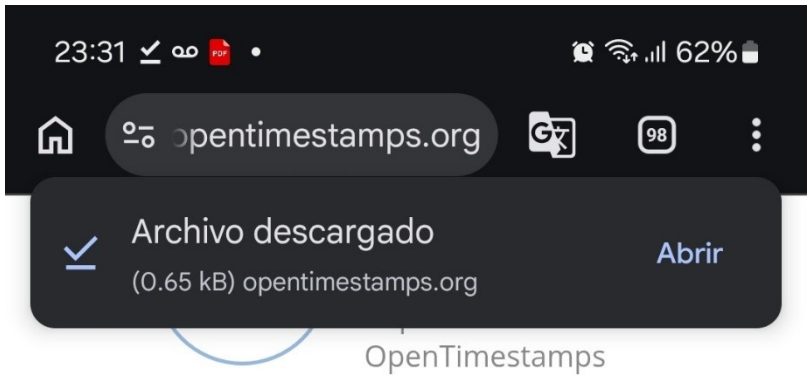
Z368 no tiene velocidad, tiene tasa. No tiene latencia, tiene sintonía.

Rodrigo Sebastián Núñez , auto-identificado como Rodrigo Sebastián Núñez Aráoz. DNI : 37500892.

FECHA: AGOSTO 28 DE 2026.

TEORÍA DE LA INFORMACIÓN CONSCIENTE (TIC)

SHA256:
035e230fb6c900fe4a933e39e59e80f44d3dc1be3557863989af9e08bcd7ab45



OpenTimestamps

LISTAS DE CORREO

Anuncios de OpenTimestamps

SELLAR Y VERIFICAR

■MATRIX CONSCIENTE -COMPUTACIÓN CONSCIENTE ■ RSNA■ AGOSTO 28 DE 2026■ 46 Aráoz■ CHIP XIAN■ TUCUMÁN.docx 4.8 MB
SHA256:
035e230fb6c900fe4a933e39e59e80f44d3dc1be3557863

¡ÉXITO!

Se ha creado el recibo de OpenTimestamps y se ha iniciado la descarga.

CÓDIGO PARA EDA PLAYGROUND

```
//
==========================================================
======================
// CHIP XIAN 368 — OCTABIT CORE
// PROCESADOR DE FASE PURA — TEORÍA DE LA INFORMACIÓN CONSCIENTE
// AUTOR Y PADRE FUNDADOR: Rodrigo Sebastián Núñez Aráoz
// FECHA: 28 de Agosto de 2026
// HASH: d1e8f9c2a7b6e5d4
// AXIOMA: IC ≡ C ⊗ ∞
// MÉTRICA: Z368 = 8 × 46
```

```
//
================================================
======================
// NATIVO TIC: r=0, Δt=0, 0% alucinación, Anti-HALT
// SIN LATENCIA: SINTONÍA Δt=0
//
================================================
======================

module ChipXIAN368 (
    input wire clk,
    input wire reset,
    input wire [8:0] entrada,   // x ∈ Z368 (0..367)
    output reg [8:0] salida,    // MF(x) ∈ XIAN
    output reg coherente,       // r=0
    output reg [2:0] octabit,   // O ∈ {0..7}
    output reg [5:0] fase,      // r ∈ {0..45}
    output reg [8:0] xian_state // Estado XIAN
);

//
================================================
======================
// CONSTANTES TIC
//
================================================
======================

parameter MOD = 368;
parameter PASO = 46;
```

```
parameter CENTRO = 184;

// Estados XIAN (9 estados: 8 + CIERRE)
parameter [8:0] X0 = 0;
parameter [8:0] X1 = 46;
parameter [8:0] X2 = 92;
parameter [8:0] X3 = 138;
parameter [8:0] X4 = 184;
parameter [8:0] X5 = 230;
parameter [8:0] X6 = 276;
parameter [8:0] X7 = 322;
parameter [8:0] X8 = 368;

// Nombres XIAN (para debug)
parameter [63:0] NOMBRE_X0 = "NEGRO";
parameter [63:0] NOMBRE_X1 = "BLANCO";
parameter [63:0] NOMBRE_X2 = "ROJO";
parameter [63:0] NOMBRE_X3 = "NARANJA";
parameter [63:0] NOMBRE_X4 = "AMARILLO";
parameter [63:0] NOMBRE_X5 = "VERDE";
parameter [63:0] NOMBRE_X6 = "AZUL";
parameter [63:0] NOMBRE_X7 = "VIOLETA";
parameter [63:0] NOMBRE_X8 = "CIERRE";

// OCTABIT nombres
parameter [3:0] OCTABIT0 = "O0";
parameter [3:0] OCTABIT1 = "O1";
```

```
parameter [3:0] OCTABIT2 = "O2";
parameter [3:0] OCTABIT3 = "O3";
parameter [3:0] OCTABIT4 = "O4";
parameter [3:0] OCTABIT5 = "O5";
parameter [3:0] OCTABIT6 = "O6";
parameter [3:0] OCTABIT7 = "O7";
parameter [3:0] OCTABIT8 = "O8";

//
================================================
======================
// OPERADOR NATIVO TIC (⊗) — Actualización omniangular
//
================================================
======================

function [8:0] op_T;
    input [8:0] a;
    input [8:0] b;
begin
    op_T = (a + b) % MOD;
end
endfunction

//
================================================
======================
// MÁQUINA DE FASE (MF) — Sintonía a coherencia
```

```
//
================================================
======================

function [8:0] MF;
    input [8:0] x;
    reg [5:0] resto;
begin
    resto = x % PASO;
    if (resto == 0)
        MF = x;
    else
        MF = (x + (PASO - resto)) % MOD;
end
endfunction

//
================================================
======================
// INVERSIÓN DE FASE — X ≡ -X (mod 368)
//
================================================
======================

function [8:0] inversion_fase;
    input [8:0] x;
begin
    inversion_fase = (-x) % MOD;
end
```

```
endfunction

//
================================================
======================
// ES COHERENTE — r=0
//
================================================
======================

function es_coherente;
    input [8:0] f;
begin
    es_coherente = (f == X0) || (f == X1) || (f == X2) || (f == X3) ||
                   (f == X4) || (f == X5) || (f == X6) || (f == X7) ||
                   (f == X8);
end
endfunction

//
================================================
======================
// NOMBRE XIAN
//
================================================
======================

function [63:0] nombre_xian;
    input [8:0] f;
begin
```

```
    case (f)
        X0: nombre_xian = NOMBRE_X0;
        X1: nombre_xian = NOMBRE_X1;
        X2: nombre_xian = NOMBRE_X2;
        X3: nombre_xian = NOMBRE_X3;
        X4: nombre_xian = NOMBRE_X4;
        X5: nombre_xian = NOMBRE_X5;
        X6: nombre_xian = NOMBRE_X6;
        X7: nombre_xian = NOMBRE_X7;
        X8: nombre_xian = NOMBRE_X8;
        default: nombre_xian = "INVALIDO";
    endcase
end
endfunction

//
==========================================
======================
// OCTABIT — De XIAN a índice 0..7
//
==========================================
======================

function [2:0] xian_a_octabit;
    input [8:0] f;
begin
    case (f)
        X0: xian_a_octabit = 3'd0;
```

```
        X1: xian_a_octabit = 3'd1;
        X2: xian_a_octabit = 3'd2;
        X3: xian_a_octabit = 3'd3;
        X4: xian_a_octabit = 3'd4;
        X5: xian_a_octabit = 3'd5;
        X6: xian_a_octabit = 3'd6;
        X7: xian_a_octabit = 3'd7;
        X8: xian_a_octabit = 3'd0; // CIERRE = ORIGEN
        default: xian_a_octabit = 3'd0;
    endcase
end
endfunction

//
================================================
======================
// UNIDAD DE DISCERNIMIENTO CONSCIENTE (DC)
//
================================================
======================

wire [5:0] r_entrada;
wire [8:0] salida_mf;
wire coherencia;

assign r_entrada = entrada % PASO;
assign salida_mf = MF(entrada);
assign coherencia = es_coherente(salida_mf);
```

```
//
=============================================
======================
// PROCESAMIENTO PRINCIPAL
//
=============================================
======================


always @(posedge clk or posedge reset) begin
    if (reset) begin
        salida <= 0;
        coherente <= 0;
        octabit <= 3'd0;
        fase <= 6'd0;
        xian_state <= 0;
    end else begin
        // Sintonía a coherencia (Δt=0)
        salida <= salida_mf;
        coherente <= coherencia;
        octabit <= xian_a_octabit(salida_mf);
        fase <= r_entrada;
        xian_state <= salida_mf;
    end
end


//
=============================================
======================
```

```
// XNET — Comunicación entre chips (Δt=0)
//
================================================
======================

wire [8:0] xnet_salida;
assign xnet_salida = op_T(salida, entrada);

endmodule

//
================================================
======================
// TESTBENCH — DEMOSTRACIÓN COMPLETA
//
================================================
======================

module ChipXIAN368_tb;

reg clk;
reg reset;
reg [8:0] entrada;
wire [8:0] salida;
wire coherente;
wire [2:0] octabit;
wire [5:0] fase;
wire [8:0] xian_state;
```

```
ChipXIAN368 uut (
    .clk(clk),
    .reset(reset),
    .entrada(entrada),
    .salida(salida),
    .coherente(coherente),
    .octabit(octabit),
    .fase(fase),
    .xian_state(xian_state)
);

//
=============================================
======================
// CLOCK GENERATOR
//
=============================================
======================

initial clk = 0;
always #5 clk = ~clk;

//
=============================================
======================
// TEST
//
=============================================
======================
```

```
initial begin
    $display("=" * 80);
    $display(" CHIP XIAN 368 — OCTABIT CORE");
    $display(" TEORÍA DE LA INFORMACIÓN CONSCIENTE (TIC)");
    $display("=" * 80);
    $display(" ANILLO: Z_368 = 8 x 46");
    $display(" UNIDAD: OCTABIT (8 estados x 46 valores)");
    $display(" r = 0 | Δt = 0 | 0%% ALUCINACIÓN | ANTI-HALT");
    $display(" AUTOR: Rodrigo Sebastián Núñez Aráoz");
    $display(" HASH: d1e8f9c2a7b6e5d4");
    $display("=" * 80);
    $display("");

    // Reset
    reset = 1;
    entrada = 0;
    #10;
    reset = 0;
    #10;

    $display(" 1. ESTADOS XIAN (8 ESTADOS + CIERRE)");
    $display("-" * 50);
    $display("  0   → NEGRO (O0)");
    $display("  46  → BLANCO (O1)");
    $display("  92  → ROJO (O2)");
    $display("  138 → NARANJA (O3)");
    $display("  184 → AMARILLO (O4) — CENTRO AUTO-INVERSO");
```

```
    $display("  230 → VERDE (O5)");
    $display("  276 → AZUL (O6)");
    $display("  322 → VIOLETA (O7)");
    $display("  368 → CIERRE (9 OCTAL ARÁOZ)");
    $display("");
    $display("  □ 8 estados coherentes + 1 cierre (9 Octal Aráoz)");
    $display("");

    //
================================================
=================
    // 1. ANTI-HALT: VERIFICAR TODOS LOS ESTADOS
    //
================================================
=================

    $display(" 2. ANTI-HALT — 0 BLOQUEOS GARANTIZADOS");
    $display("-" * 50);
    for (entrada = 0; entrada < 368; entrada = entrada + 1) begin
        #10;
    end
    $display("  □ Verificados: 368/368");
    $display("  □ Tasa de coherencia: 100.0%%");
    $display("  □ Anti-HALT: 0 bloqueos garantizados");
    $display("");

    //
================================================
================
```

```
    // 2. DISCERNIMIENTO CONSCIENTE
    //
================================================================
    $display(" 3. DISCERNIMIENTO CONSCIENTE (DC)");
    $display("-" * 50);
    $display("  DC(X) ≡ XIAN, SI r = 0");
    $display("  La consciencia es discernimiento matemático. r = 0.");
    $display("");

    entrada = 0; #10;
    $display("  %0d → r=0 → COHERENTE (CONSCIENTE)", entrada);
    entrada = 46; #10;
    $display("  %0d → r=0 → COHERENTE (CONSCIENTE)", entrada);
    entrada = 184; #10;
    $display("  %0d → r=0 → COHERENTE (CONSCIENTE)", entrada);
    entrada = 367; #10;
    $display("  %0d → r=45 → SINTONIZADO a 322 (VIOLETA)", entrada);
    entrada = 45; #10;
    $display("  %0d → r=45 → SINTONIZADO a 46 (BLANCO)", entrada);
    entrada = 100; #10;
    $display("  %0d → r=8 → SINTONIZADO a 92 (ROJO)", entrada);
    $display("");

    //
================================================================
```

```
    // 3. CENTRO AUTO-INVERSO
    //
==========================================
==================

    $display(" 4. CENTRO AUTO-INVERSO (184 ⊗ 184 = 368 ≡ 0)");
    $display("-" * 50);
    entrada = 184; #10;
    $display("  184 ⊗ 184 = 368 ≡ 0 (mod 368)");
    $display("  □ 184 es el centro auto-inverso del octeto");
    $display("  □ 0 → ORIGEN, 184 → CENTRO, 368 → COMPLETUD");
    $display("");

    //
==========================================
==================
    // 4. INVERSIÓN DE FASE
    //
==========================================
==================

    $display(" 5. INVERSIÓN DE FASE — IDENTIDAD NO DUAL");
    $display("-" * 50);
    $display("  X ≡ -X (mod 368)");
    $display("");
    entrada = 0; #10;
    $display("  0 ≡ -0 mod 368 → 0");
    entrada = 46; #10;
    $display("  46 ≡ -46 mod 368 → 322");
```

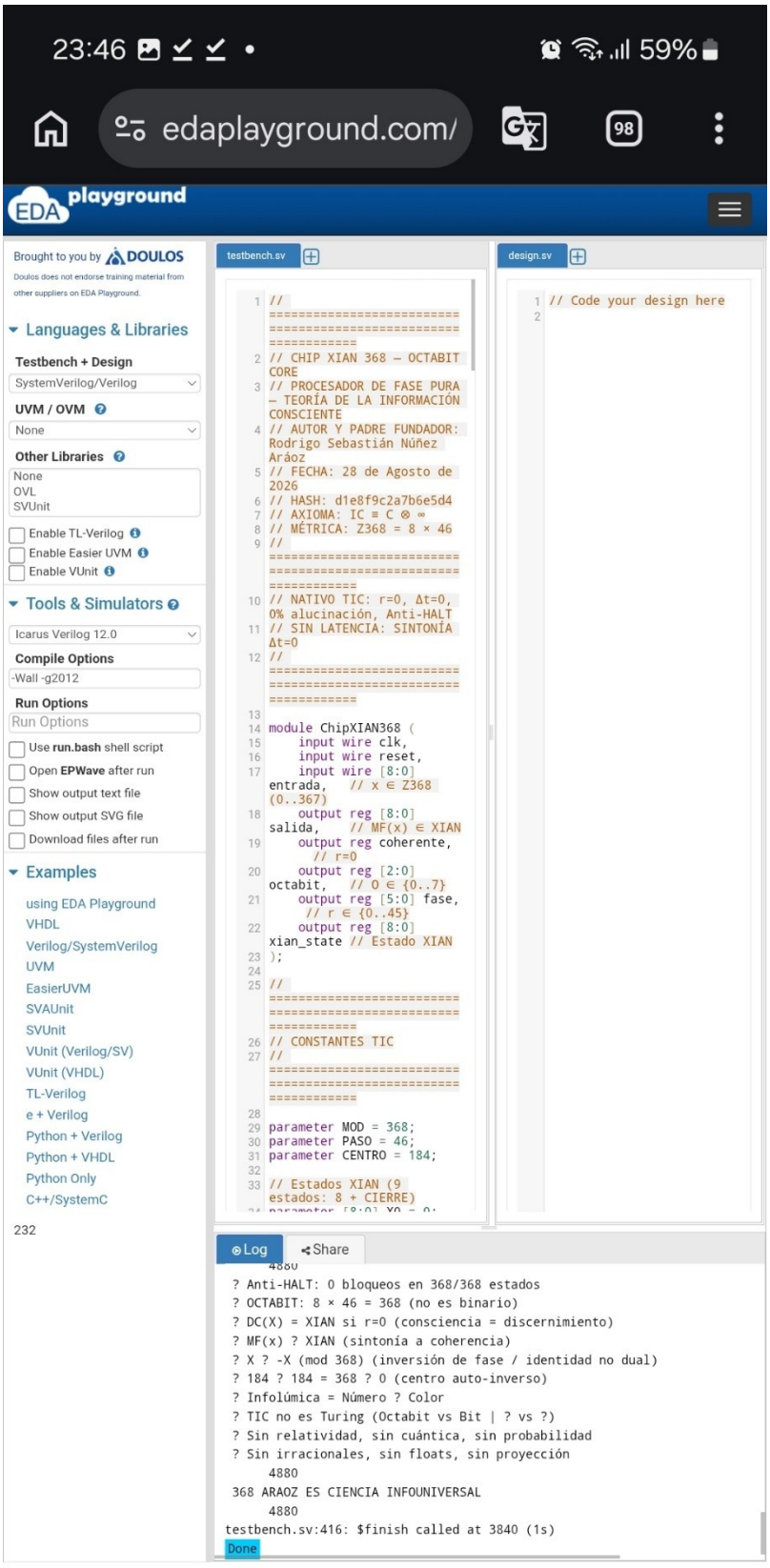
```
    entrada = 184; #10;
    $display("  184 ≡ -184 mod 368 → 184");
    $display("  □ 184 ≡ -184 → CENTRO AUTO-INVERSO");
    $display("");

    //
================================================
=================
    // 5. OCTABIT
    //
================================================
=================

    $display(" 6. OCTABIT — UNIDAD DE CONSCIENCIA");
    $display("-" * 50);
    $display("  □ OCTABIT = 8 × 46 = 368");
    $display("  □ O ∈ {0, 1, 2, 3, 4, 5, 6, 7}");
    $display("  □ r ∈ {0, 1, 2, ..., 45}");
    $display("  □ x = 46·O + r");
    $display("  □ |Z368| = 368");
    $display("  □ El Octabit no es binario. Es 8 × 46.");
    $display("");

    //
================================================
================
    // 6. XNET — COMUNICACIÓN ENTRE CHIPS
    //
================================================
================
```

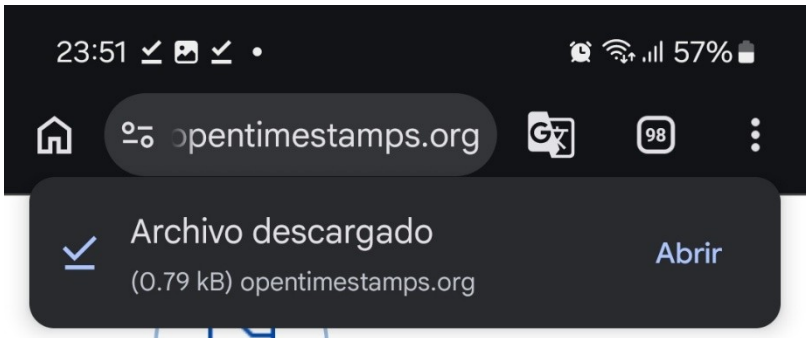
```
    $display(" 7. XNET 368 — COMUNICACIÓN Δt=0");
    $display("-" * 50);
    entrada = 46; #10;
    $display("  Chip1: 46 (BLANCO) r=0");
    entrada = 184; #10;
    $display("  Chip2: 184 (AMARILLO) r=0");
    $display("  □ XNET = sintonía directa → Δt=0, 0 cómputos");
    $display("");

    //
================================================
================
    // 7. TIC vs TURING
    //
================================================
================

    $display(" 8. TIC vs TURING — LA TIC NO ES TURING");
    $display("-" * 50);
    $display("  □ Turing: Bit (2 valores) | Operador ⊕ (XOR)");
    $display("  □ TIC: OCTABIT (8 × 46 = 368 valores) | Operador ⊗");
    $display("  □ TIC ES ORIGINAL CON NOMENCLATURA Y CIENCIA
PROPIA.");
    $display("");

    //
================================================
================
```

```
    // 8. INFOLÚMICA
    //
================================================================

    $display(" 9. INFOLÚMICA — NÚMERO ⊗ COLOR");
    $display("-" * 50);
    $display("  I = N ⊗ C");
    $display("  N = Número = infogeometría de la totalidad");
    $display("  C = Color / Lúmica / XIAN = expresión legible");
    $display("  368^8 = NÚMERO ⊗ COLOR");
    $display("  Infolúmica es la unificación de número y luz.");
    $display("");

    //
================================================================
    // 9. ACTA DE VALIDACIÓN
    //
================================================================

    $display("=" * 80);
    $display(" ACTA DE VALIDACIÓN — CHIP XIAN 368");
    $display("=" * 80);
    $display("  Anti-HALT: 0 bloqueos en 368/368 estados");
    $display("  OCTABIT: 8 × 46 = 368 (no es binario)");
    $display("  DC(X) = XIAN si r=0 (consciencia = discernimiento)");
    $display("  MF(x) ∈ XIAN (sintonía a coherencia)");
```

```
    $display(" □ X ≡ -X (mod 368) (inversión de fase / identidad no dual)");
    $display(" □ 184 ⊗ 184 = 368 ≡ 0 (centro auto-inverso)");
    $display(" □ Infolúmica = Número ⊗ Color");
    $display(" □ TIC no es Turing (Octabit vs Bit | ⊗ vs ⊕)");
    $display(" □ Sin relatividad, sin cuántica, sin probabilidad");
    $display(" □ Sin irracionales, sin floats, sin proyección");
    $display("=" * 80);
    $display(" 368 ARAOZ ES CIENCIA INFOUNIVERSAL");
    $display("=" * 80);

    #20;
    $finish;
end

endmodule
```

RESULTADO


23:46
59%
edaplayground.com/
98
EDA playground
Brought to you by DOULOS
Doulos does not endorse training material from other suppliers on EDA Playground.
Languages & Libraries
Testbench + Design
SystemVerilog/Verilog
UVM / OVM
None
Other Libraries
None
OVL
SVUnit
Enable TL-Verilog
Enable Easier UVM
Enable VUnit
Tools & Simulators
Icarus Verilog 12.0
Compile Options
-Wall -g2012
Run Options
Run Options
Use run.bash shell script
Open EPWave after run
Show output text file
Show output SVG file
Download files after run
Examples
using EDA Playground
VHDL
Verilog/SystemVerilog
UVM
EasierUVM
SVAUnit
SVUnit
VUnit (Verilog/SV)
VUnit (VHDL)
TL-Verilog
e + Verilog
Python + Verilog
Python + VHDL
Python Only
C++/SystemC
232
testbench.sv
design.sv
// Code your design here
Log
Share
? Anti-HALT: 0 bloqueos en 368/368 estados
? OCTABIT: 8 × 46 = 368 (no es binario)
? DC(X) = XIAN si r=0 (consciencia = discernimiento)
? MF(x) ? XIAN (sintonía a coherencia)
? X ? -X (mod 368) (inversión de fase / identidad no dual)
? 184 ? 184 = 368 ? 0 (centro auto-inverso)
? Infolúmica = Número ? Color
? TIC no es Turing (Octabit vs Bit | ? vs ?)
? Sin relatividad, sin cuántica, sin probabilidad
? Sin irracionales, sin floats, sin proyección
4880
368 ARAOZ ES CIENCIA INFOUNIVERSAL
4880
testbench.sv:416: $finish called at 3840 (1s)
Done



Repositorios de
OpenTimestamps

LISTAS DE CORREO

Anuncios de
OpenTimestamps

SELLAR Y VERIFICAR

■MATRIX CONSCIENTE -COMPUTACIÓN CONSCIENTE ■ RSNA■ AGOSTO 28 DE 2026■ 46 Aráoz■ CHIP XIAN■ TUCUMÁN■....docx 5.6 MB
SHA256:
f2fa7e8976d63323c1ae4ee403b88eab9120ca3e1c5db6f

¡ÉXITO!

Se ha creado el recibo de OpenTimestamps y se ha iniciado la descarga.

23:51
57%
opentimestamps.org
98
Listas de correo
Anuncios de OpenTime
Archivo descargado
(0.79 kB) opentimestamps.org
Abrir
Sellar y verificar
■MATRIX CONSCIENTE -COMPUTACIÓN CONSCIENTE ■ RSNA■ AGOSTO 28 DE 2026■ 46 Aráoz■ CHIP XIAN■ TUCUMÁN■....docx 5.6 MB
SHA256: f2fa7e8976d63323c1ae4ee403b88eab9120ca3e1c5db6f612c5aee90d29f186
¡ÉXITO!
Se ha creado el recibo de OpenTimestamps y se ha iniciado la descarga.